

PWM/PFM 切り替え制御 昇圧/フライバック用 スイッチングレギュレータ IC

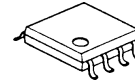
概要

NJU7601 は、低電圧動作で高速発振できるスイッチングレギュレータ用 IC です。PWM/PFM 切り替えの自動制御により、軽負荷時の効率を改善します。出力にトータムポール出力形式を採用しており、MOS-FET のドライブが容易です。

またソフトスタート、デットタイムコントロール、タイマーラッチ短絡保護機能を内蔵しており、外部可変が容易です。

電池アプリケーションや低電圧ロジックから出力電圧生成用途に最適です。

外形



NJU7601M



NJU7601RB1

特徴

PWM/PFM 切り替え自動制御

低電圧動作 2.2V ~ 8V

広発振周波数 300kHz ~ 1MHz

最大デューティ比 90% typ.

消費電流 800μA typ.

ソフトスタート機能内蔵 16ms typ. または外部設定

デットタイムコントロール機能

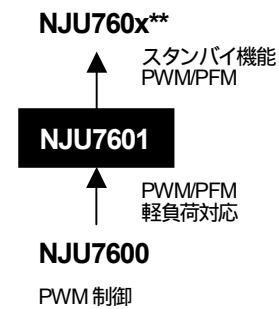
タイマーラッチ短絡保護機能

C-MOS 構造

外形 NJU7601M : DMP8

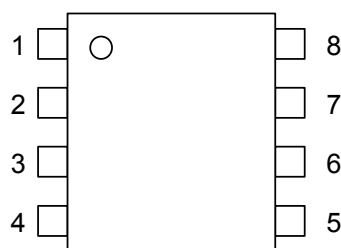
NJU7601RB1 : TVSP8

プロダクトバリエーション



** 企画中

端子配列



NJU7601M
NJU7601RB1

ピン配置

1. V⁺
2. FB
3. IN-
4. SCP
5. DTC
6. RT
7. GND
8. OUT

絶対最大定格 (Ta=25°C)

項目	記号	定格	単位
入力電圧	V ⁺	+9	V
出力電流	I _o	±50	mA
消費電力	P _D	DMP8 :300 TVSP8 :320	mW
動作温度範囲	T _{OPR}	-40 ~ +85	°C
保存温度範囲	T _{STG}	-40 ~ +125	°C

推奨動作条件 (Ta=25°C)

項目	記号	最小	標準	最大	単位
電源電圧	V ⁺	2.2	-	8	V
タイミング抵抗	R _T	30	47	120	kΩ
発振周波数	f _{OSC}	300	700	1,000	kHz

電気的特性 (V⁺=3.3V, R_T=47kΩ, Ta=25°C)

項目	記号	条件	最小	標準	最大	単位
----	----	----	----	----	----	----

低電圧誤動作防止回路部

ON スレッシホールド電圧	V _{T_ON}	V ⁺ =L H	1.9	2.0	2.1	V
OFF スレッシホールド電圧	V _{T_OFF}	V ⁺ =H L	1.8	1.9	2.0	V
ヒステリシス幅	V _{HYS}		60	100	-	mV

ソフトスタート部

ソフトスタート時間	T _{SS}	V _{T_ON} Duty=80%	8	16	24	ms
-----------	-----------------	----------------------------	---	----	----	----

短絡保護回路部

入力スレッシホールド電圧	V _{T_PC}	FB端子	0.95	1.00	1.05	V
充電電流	I _{CHG}	V _{SCP} =0V	1.5	2	2.5	μA
ラッチモード スレッシホールド電圧	V _{T_LA}	SCP端子	0.95	1.00	1.05	V
ラッチモード解除 スレッシホールド電圧	V _{T_LAOFF}	SCP端子	0.2	0.45	0.70	V

発振器部

RT端子電圧	V _{RT}		-5%	0.5	+5%	V
発振周波数	f _{OSC}		630	700	770	kHz
周波数電源電圧変動	f _{DV}	V ⁺ =2.2V ~ 8V	-	1	-	%
周波数温度変動	f _{DT}	Ta=-40°C ~ +85°C	-	3	-	%

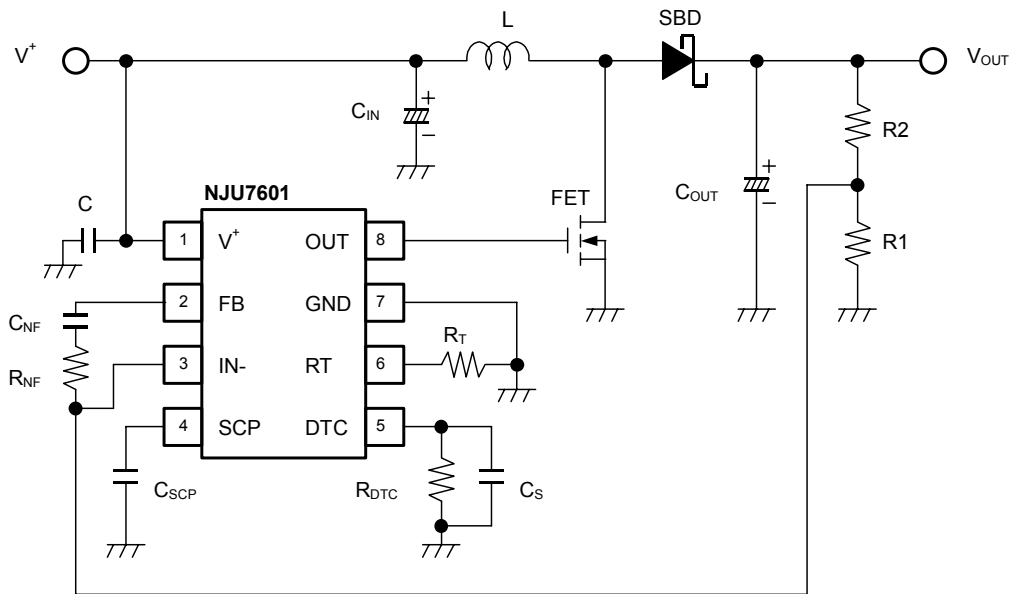
NJU7601

電気的特性 ($V^+=3.3V$, $R_T=47k\Omega$, $T_a=25^\circ C$)

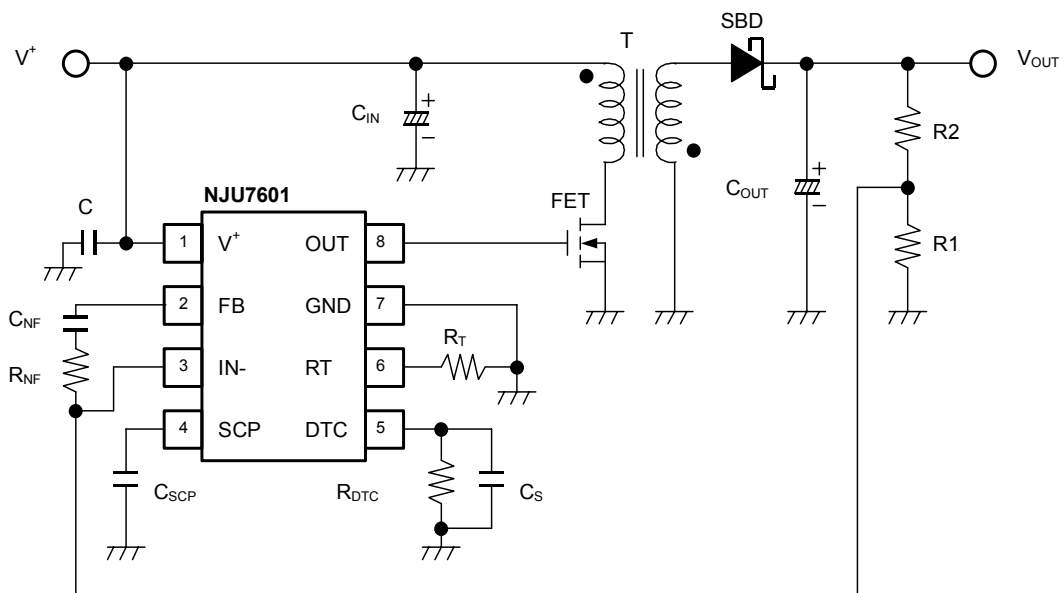
項目	記号	条件	最小	標準	最大	単位
誤差増幅器部						
基準電圧	V_B		-1.5%	1.00	+1.5%	V
入力バイアス電流	I_B		-0.1	-	0.1	μA
開ループ利得	A_V		-	80	-	dB
利得帯域幅積	G_B		-	1	-	MHz
出力ソース電流	I_{OM+1}	$V_{FB}=1V, V_{IN}=0.9V$	25	55	95	mA
	I_{OM+2}	$V_{FB}=1V, V_{IN}=0.9V, V^+=2.2V$	4	9	16	mA
出力シンク電流	I_{OM-}	$V_{FB}=1V, V_{IN}=1.1V$	0.10	0.16	0.22	mA
PWM比較器部						
入力スレッシホールド電圧	V_{T0}	Duty=PFMD _{UTY}	0.29	0.35	0.41	V
	V_{T50}	Duty=50%	0.44	0.5	0.56	V
最大デューティーサイクル	$M_{AXDUTY1}$	$V_{FB}=0.9V$	85	90	95	%
	$M_{AXDUTY2}$	$V_{FB}=0.9V, R_{DTC}=47k\Omega$	40	50	60	%
PWM/PFM 切り替え デューティーサイクル	PFMD _{UTY}		17	25	33	%
出力部						
出力H側 ON 抵抗	R_{OH}	$I_O=-20mA$	-	10	20	Ω
出力L側 ON 抵抗	R_{OL}	$I_O=+20mA$	-	5	10	Ω
総合特性						
消費電流	I_{DD}	$R_L=無負荷$	-	800	1200	μA

アプリケーション回路例

昇圧回路

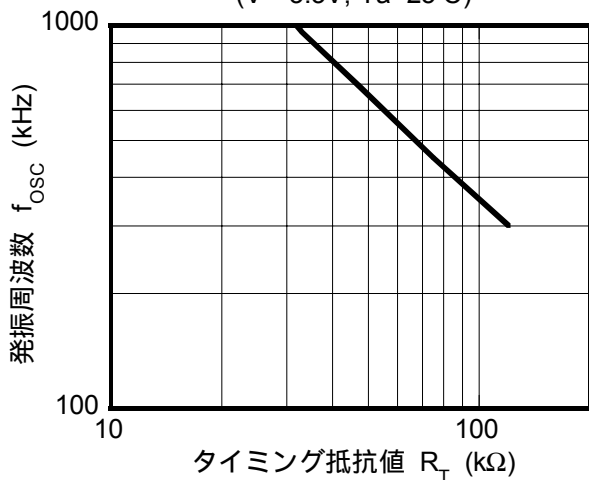


フライバック回路

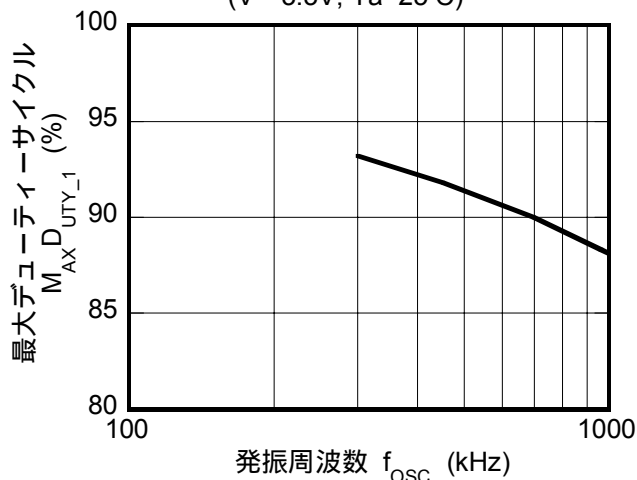


特性例

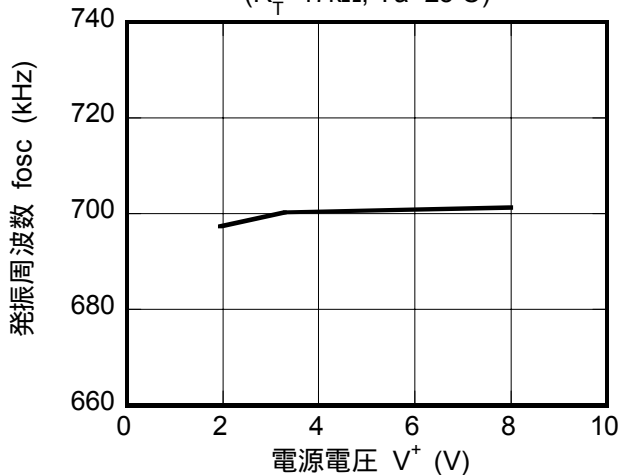
発振周波数対タイミング抵抗特性例
($V^+=3.3V, T_a=25^\circ C$)



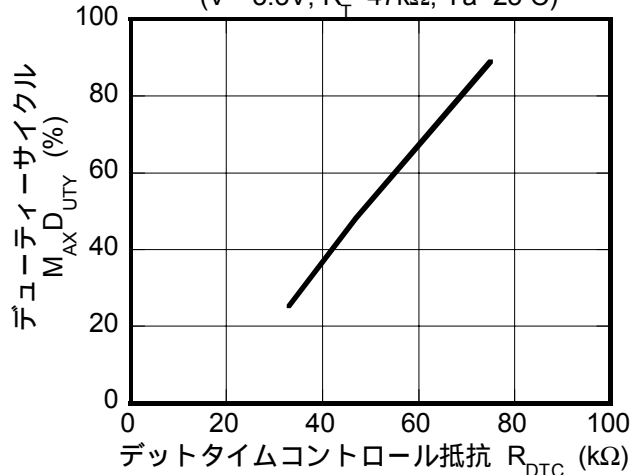
最大デューティサイクル対発振周波数特性例
($V^+=3.3V, T_a=25^\circ C$)



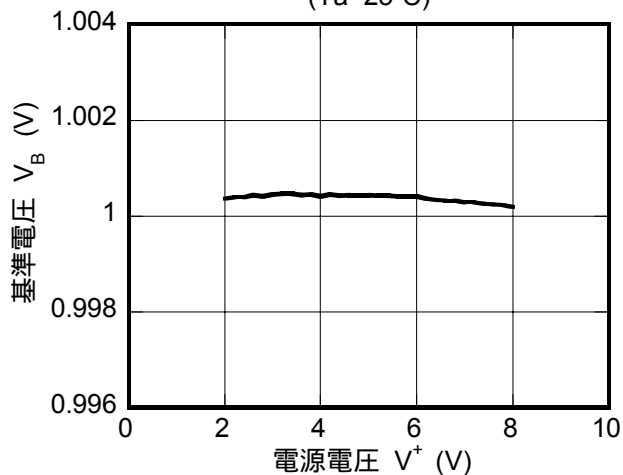
発振周波数対電源電圧特性例
($R_T=47k\Omega, T_a=25^\circ C$)



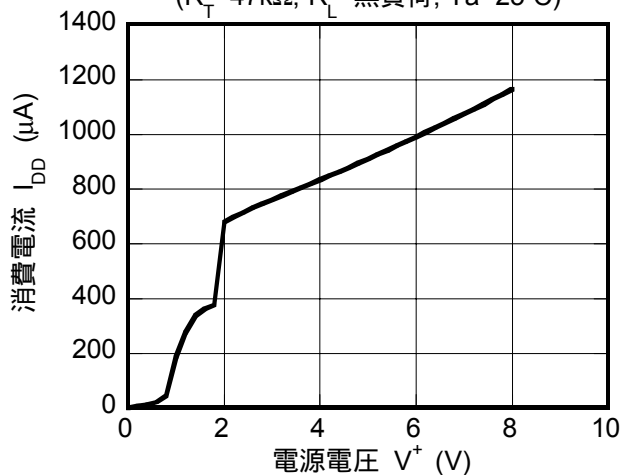
デューティサイクル対 R_{DTC} 特性例
($V^+=3.3V, R_T=47k\Omega, T_a=25^\circ C$)



基準電圧対電源電圧特性例
($T_a=25^\circ C$)



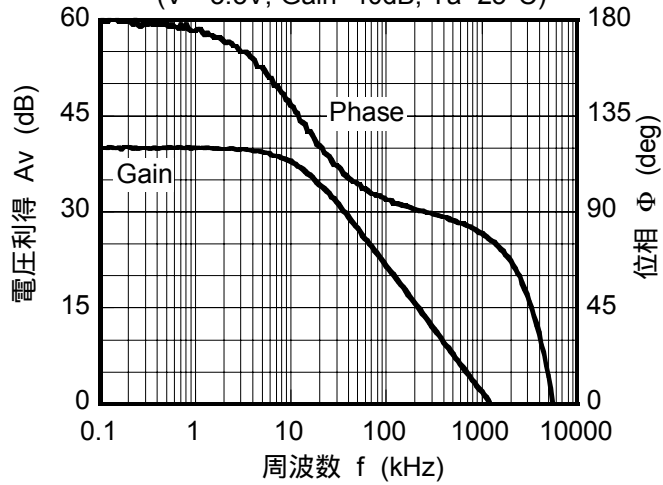
消費電流対電源電圧特性例
($R_T=47k\Omega, R_L=$ 無負荷, $T_a=25^\circ C$)



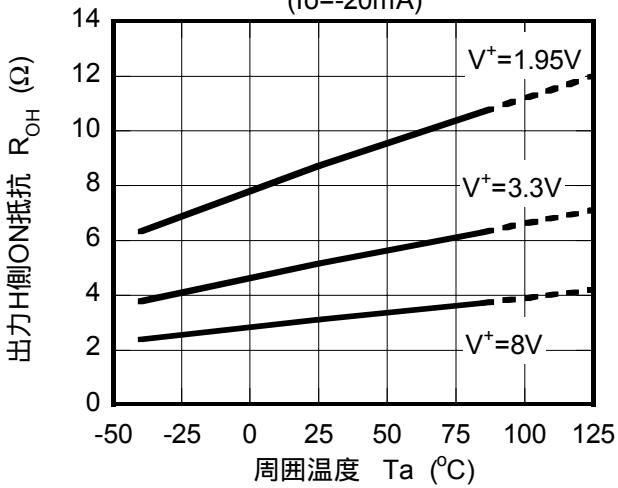
特性例

誤差増幅器部 電圧利得, 位相特性例

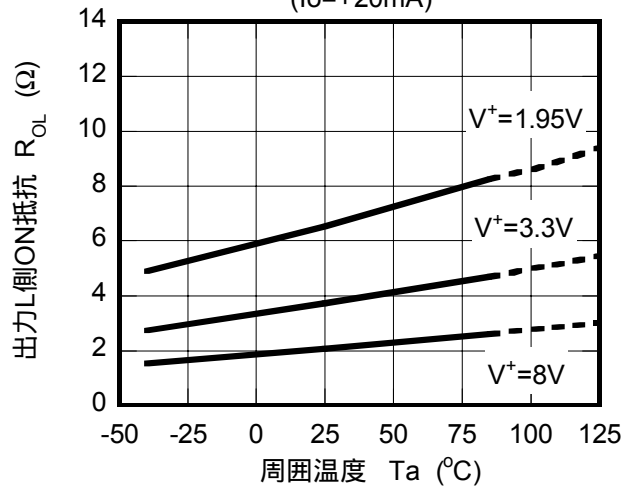
($V^+=3.3V$, Gain=40dB, $T_a=25^\circ C$)



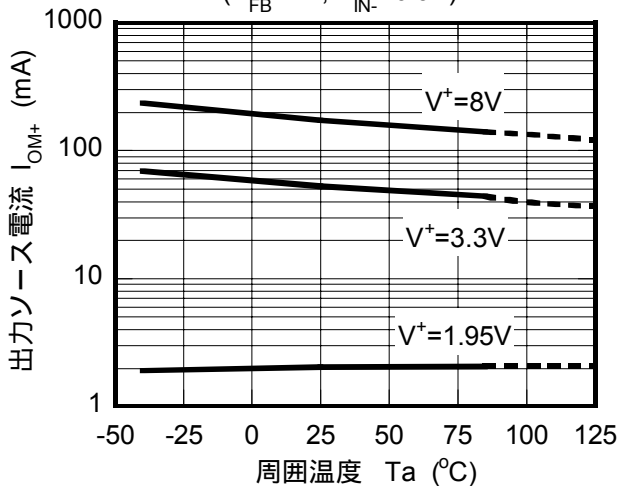
出力部 出力H側ON抵抗温度特性例
($I_o=-20mA$)



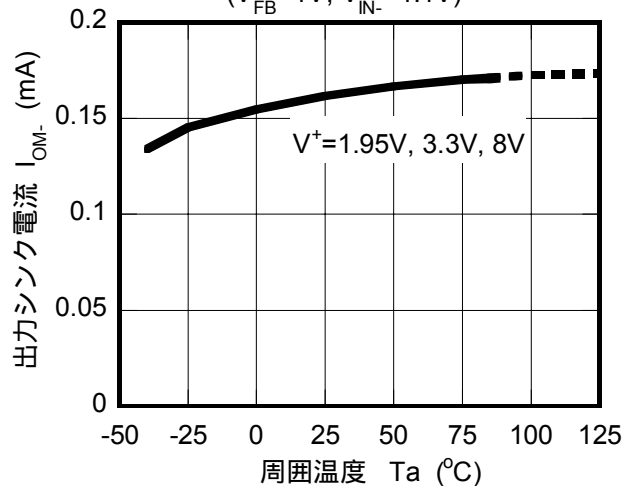
出力部 出力L側ON抵抗温度特性例
($I_o=+20mA$)



誤差増幅器部 出力ソース電流温度特性例
($V_{FB}=1V$, $V_{IN-}=0.9V$)

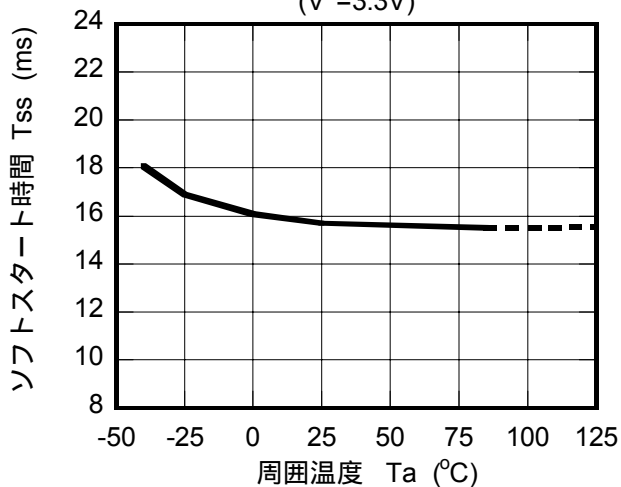


誤差増幅器部 出力シンク電流温度特性例
($V_{FB}=1V$, $V_{IN-}=1.1V$)

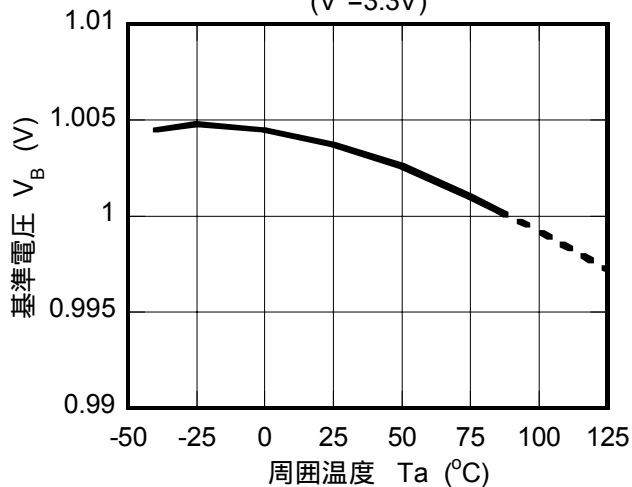


特性例

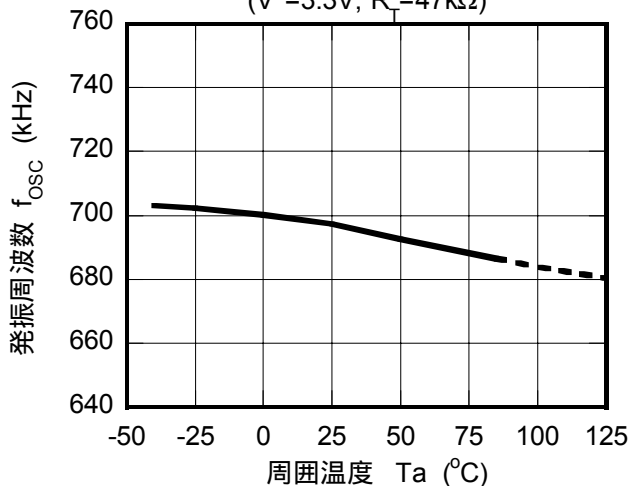
ソフトスタート時間温度特性例
($V^+=3.3V$)



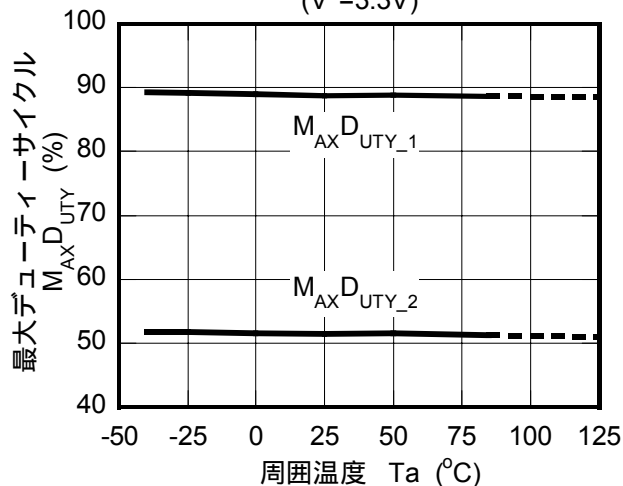
基準電圧温度特性例
($V^+=3.3V$)



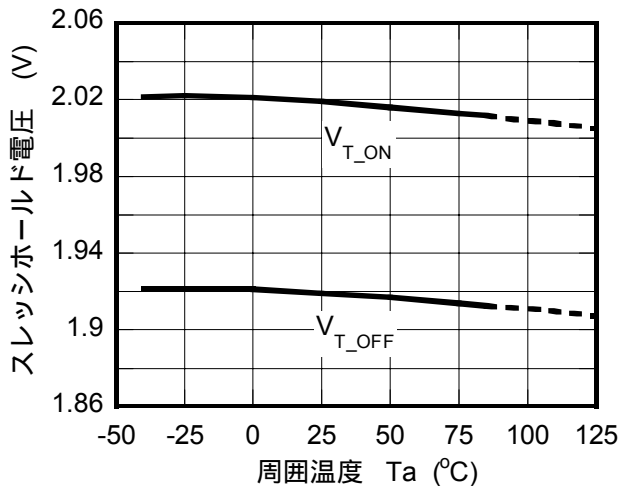
発振周波数温度特性例
($V^+=3.3V, R_T=47k\Omega$)



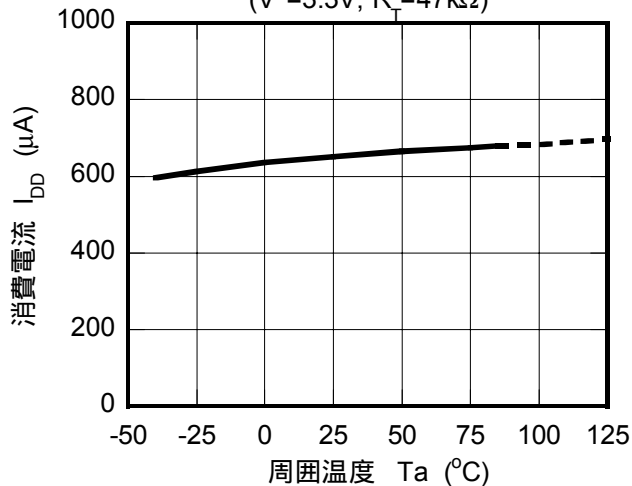
最大デューティサイクル温度特性例
($V^+=3.3V$)



低電圧誤動作防止回路部温度特性例



消費電流温度特性例
($V^+=3.3V, R_T=47k\Omega$)



MEMO

<注意事項>

このデータブックの掲載内容の正確さには万全を期しておりますが、掲載内容について何らかの法的な保証を行うものではありません。とくに応用回路については、製品の代表的な応用例を説明するためのものです。また、工業所有権その他の権利の実施権の許諾を伴うものではなく、第三者の権利を侵害しないことを保証するものではありません。