

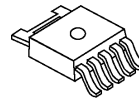
リセット機能付き低飽和型レギュレータ

概要

NJM2806はバイポーラプロセスを使用し、高精度電圧検出回路を内蔵した、リセット機能付き500mA出力低飽和シリーズレギュレータです。

ロジック系動作電圧の電圧監視に最適で、レギュレータ出力部のコンデンサも1.0 μ Fのセラミックコンデンサを使用できるため、セットの小型化にも貢献します。

外形

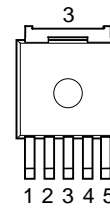


NJM2806DL3

特徴

- 高精度出力電圧 $V_o \pm 1.0\%$
- 高精度検出電圧 $V_{RT} \pm 1.0\%$
- リセット出力遅延機能付き(外付けコンデンサにて任意調整)
- リップル除去比 $RR=75\text{dB (typ.)}$
- 入力電圧検出タイプ
- オープンコレクタ出力
- サーマルシャットダウン回路内蔵
- 過電流制限回路内蔵
- バイポーラ構造
- パッケージ TO-252-5(DL3)

端子配列



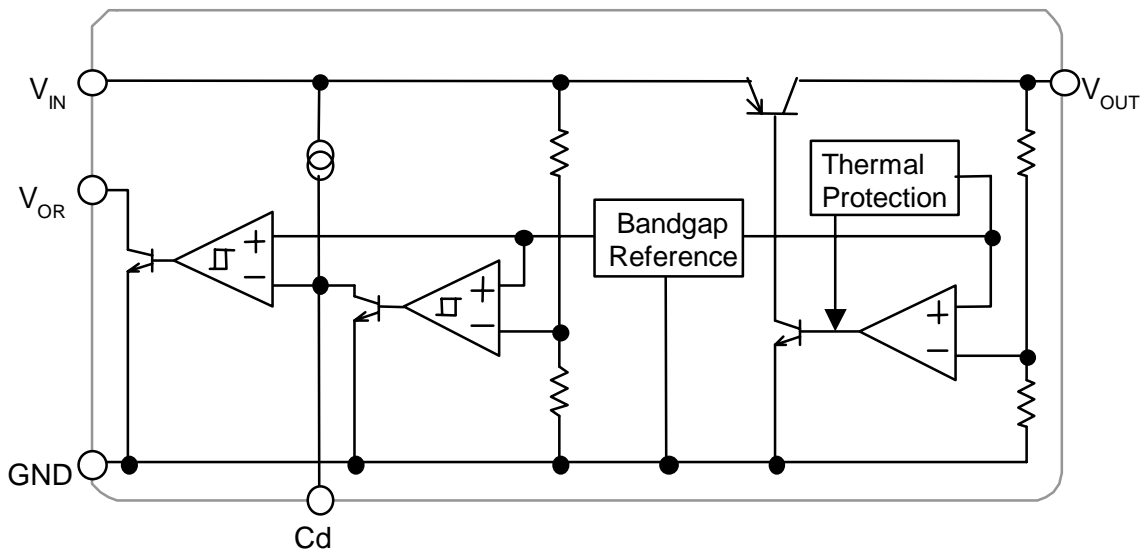
NJM2806DL3

- ピン配置
- 1. V_{OR}
 - 2. V_{IN}
 - 3. GND
 - 4. V_{OUT}
 - 5. Cd

出力電圧 / 検出電圧ランク

品名	出力電圧	検出電圧
NJM2806DL3-2528	2.5V	2.8V
NJM2806DL3-3142	3.1V	4.2V
NJM2806DL3-3342	3.3V	4.2V

等価回路図



NJM2806

絶対最大定格 (Ta=25°C)

項目	記号	定格	単位
入力電圧	V_{IN}	+14	V
消費電力	P_D	8(Tc=25°C)	W
		0.8(Ta≤25°C)	
動作温度	Topr	-40 ~ +85	°C
保存温度	Tstg	-40 ~ +125	°C

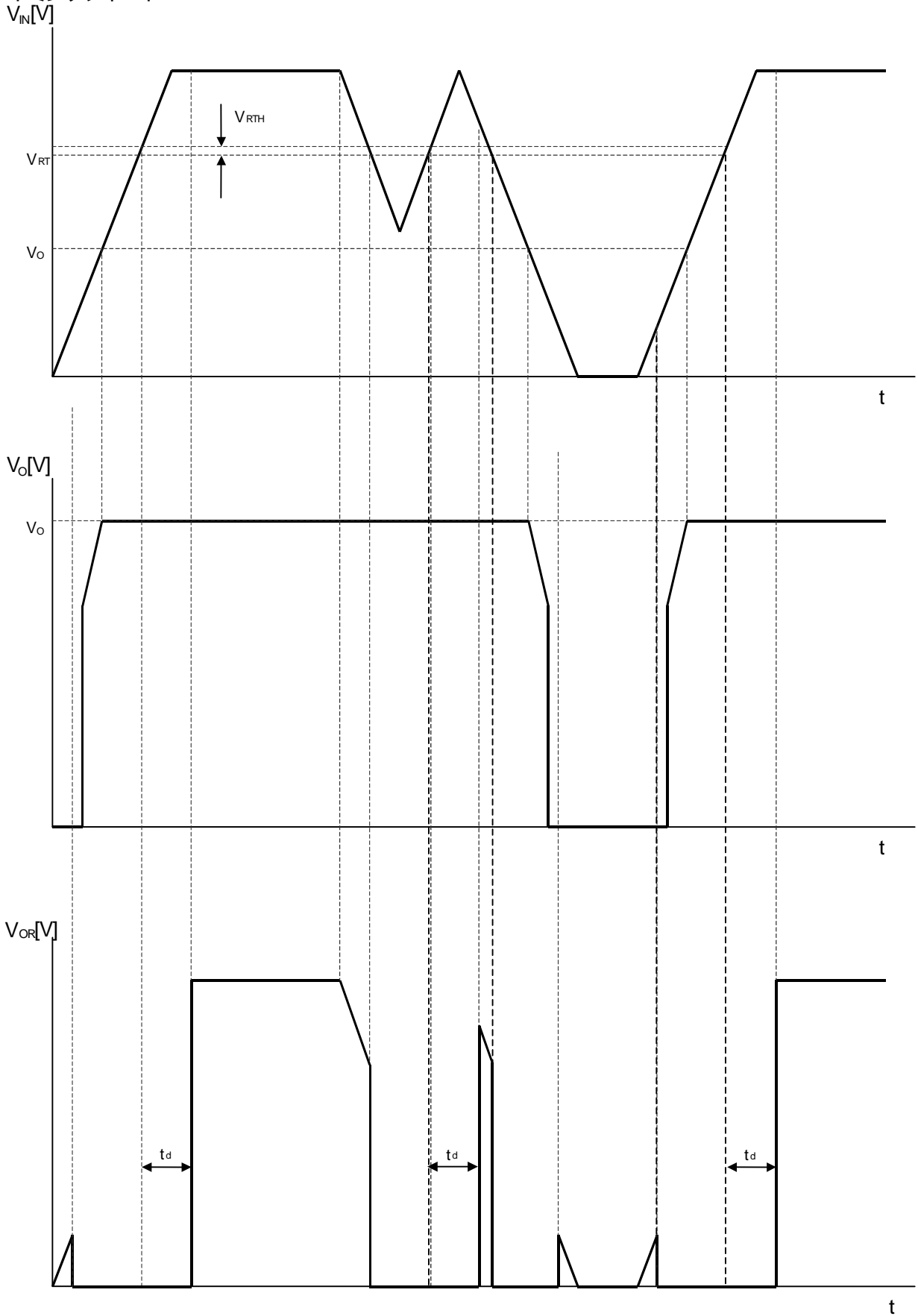
電気的特性

($V_{IN}=V_o+1V$, $C_{IN}=0.33\mu F$, $C_o=1.0\mu F$ ($C_o=2.2\mu F$: $V_o\leq 2.4V$), $T_a=25^\circ C$)

項目	記号	条件	最小	標準	最大	単位
無負荷時消費電流	I_Q	$V_{IN}=V_o+2V$, $I_o=0mA$	-	330	430	μA
レギュレータ部						
出力電圧	V_o	$I_o=30mA$	-1.0%	-	+1.0%	V
出力電流	I_o	$V_o-0.3V$	500	650	-	mA
ラインレギュレーション	$\Delta V_o/\Delta V_{IN}$	$V_{IN}=V_o+1V \sim V_o+6.0V$, $I_o=30mA$	-	-	0.10	%/V
ロードレギュレーション	$\Delta V_o/\Delta I_o$	$I_o=0 \sim 500mA$	-	-	0.03	%/mA
入出力間電位差	$\Delta V_{I.O}$	$I_o=300mA$	-	0.18	0.28	V
リップル除去比	RR	$e_{in}=200mV_{rms}$, $f=1kHz$, $I_o=10mA$ $V_o=3.0V$ 品	-	75	-	dB
出力電圧温度係数	$\Delta V_o/\Delta T$	$T_a=0 \sim 85^\circ C$, $I_o=10mA$	-	± 50	-	Ppm/°C
出力雑音電圧	V_{NO}	$f=10Hz \sim 80kHz$, $I_o=10mA$, $V_o=3.0V$ 品	-	50	-	μV_{rms}
リセット部						
検出電圧	V_{RT}	$V_{IN}=H \rightarrow L$	-1.0%	-	+1.0%	V
ヒステリシス電圧	V_{RTH}	$V_{IN}=H \rightarrow L$ H	$V_{RT} \times 3\%$	$V_{RT} \times 5\%$	$V_{RT} \times 8\%$	mV
Lレベル出力電圧	R_{ORL}	$V_{IN}=V_{RT}-0.5V$, $R_L=100k\Omega$	-	100	300	mV
出力リーク電流	I_{ORH}	$V_{IN}=V_{RT}+0.5V$	-	-	0.1	μA
ON時出力電流	I_{ORL}	$V_{IN}=V_{RT}-0.5V$, $R_L=0\Omega$	5	-	-	mA
リセット出力遅延時間	t_d	$V_{IN}=(V_{RT}-0.5V) \rightarrow (V_{RT}+0.5V)$, $C_d=0.1\mu F$	9	10	11	ms
動作限界電圧	V_{OPL}	$V_{ORL}=0.4V$	-	0.9	-	V

各出力電圧共通表記としているため、個別仕様書とは異なることがあります。
別途仕様書にて確認の程、お願いいたします。

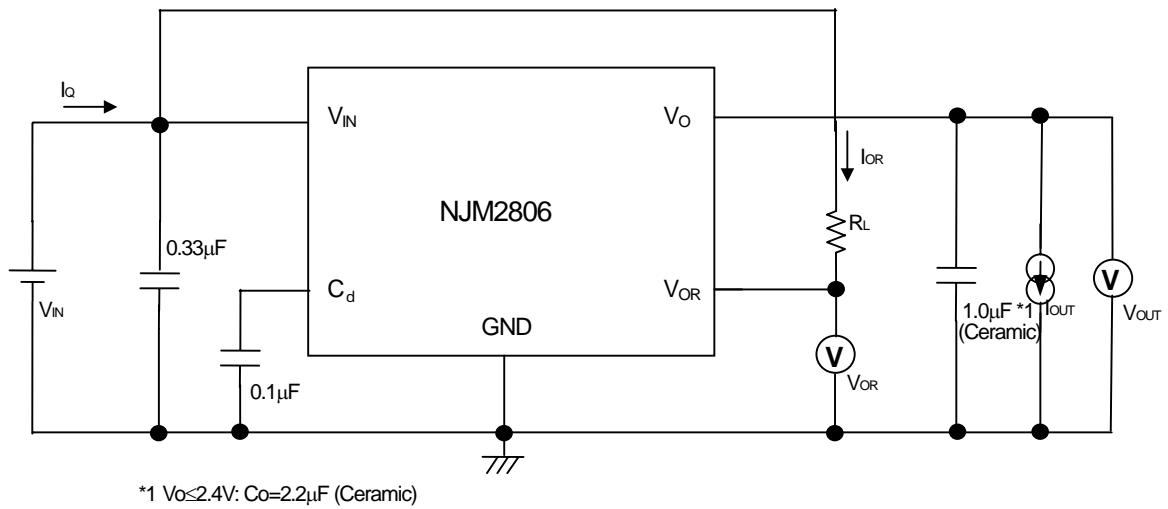
タイミングチャート
 $V_{IN}[V]$



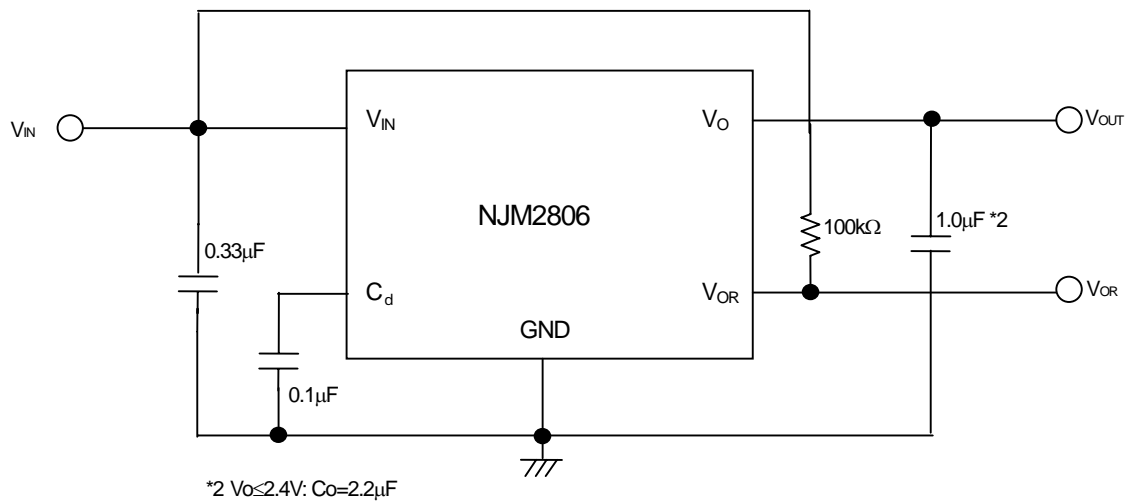
* V_{OR} は抵抗を介して V_{IN} にプルアップした場合。

NJM2806

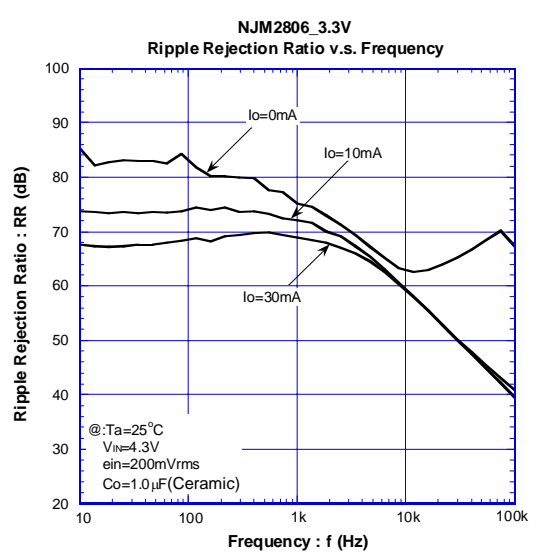
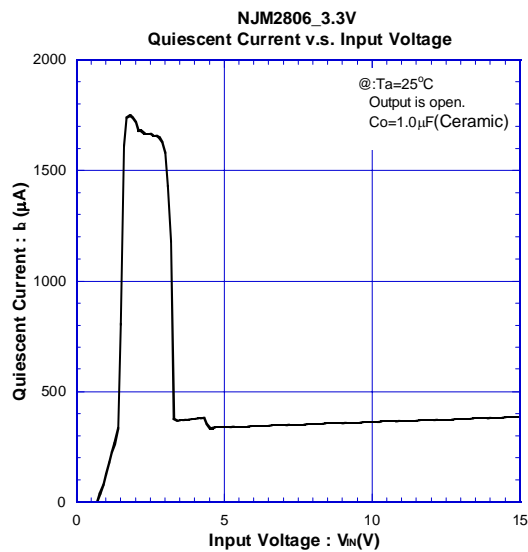
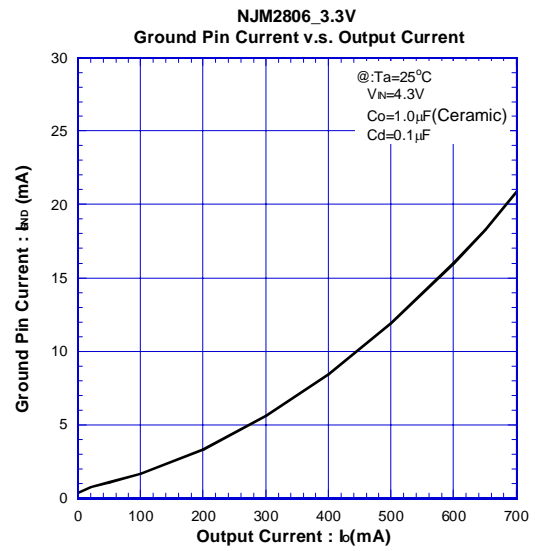
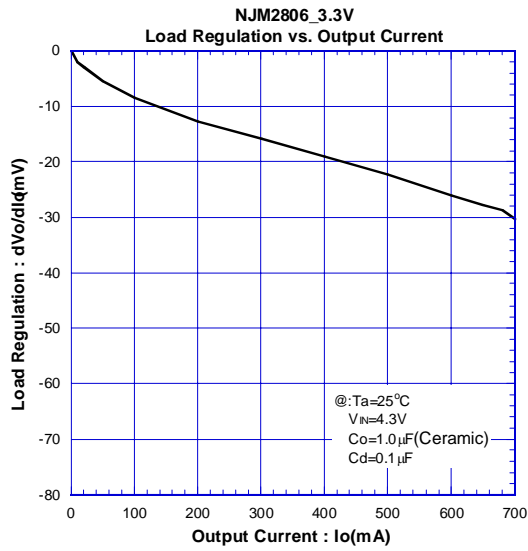
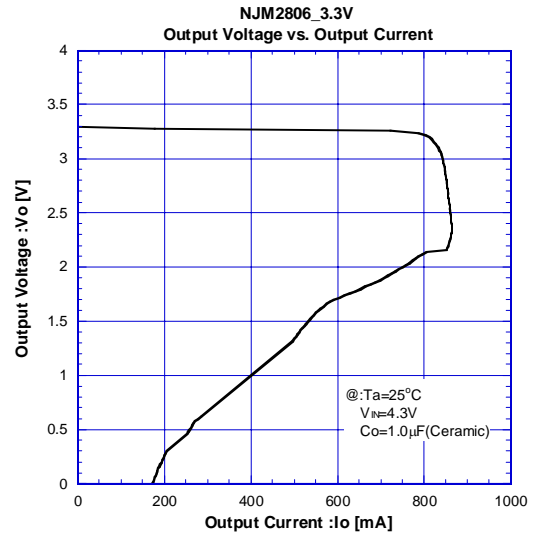
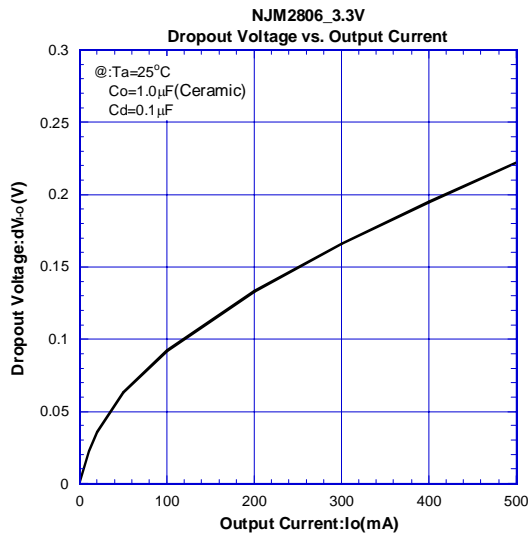
測定回路図



応用回路例

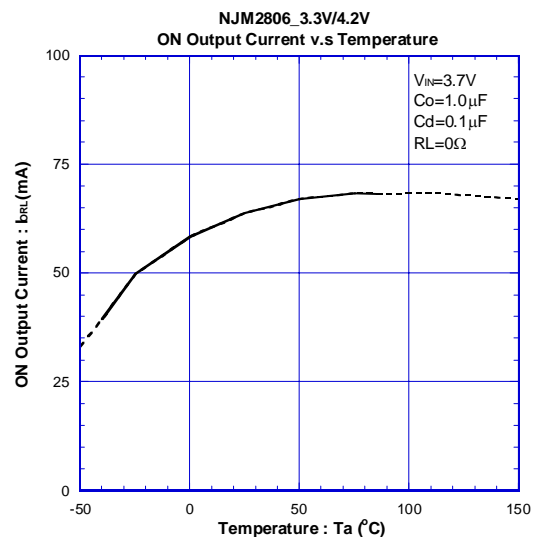
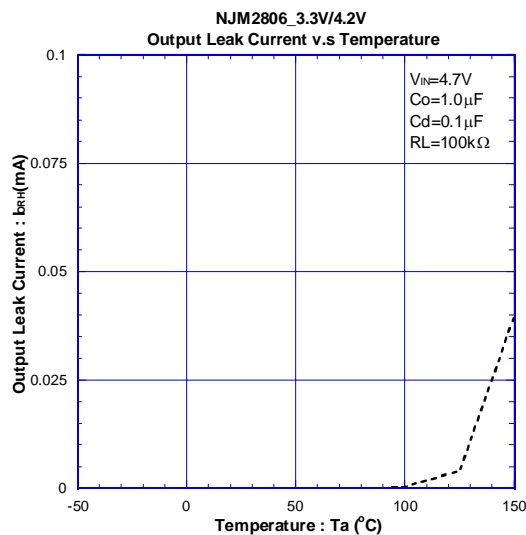
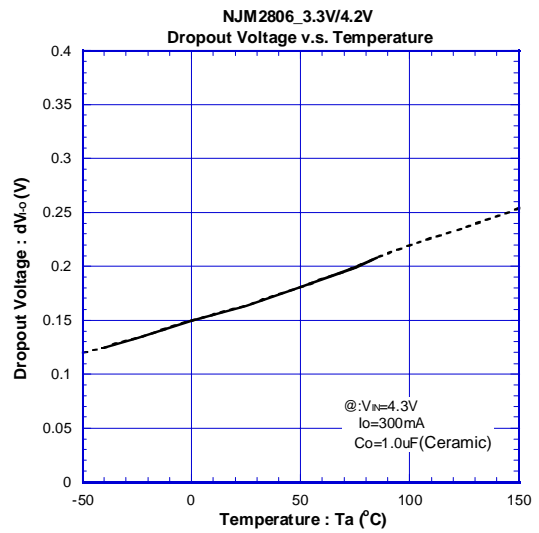
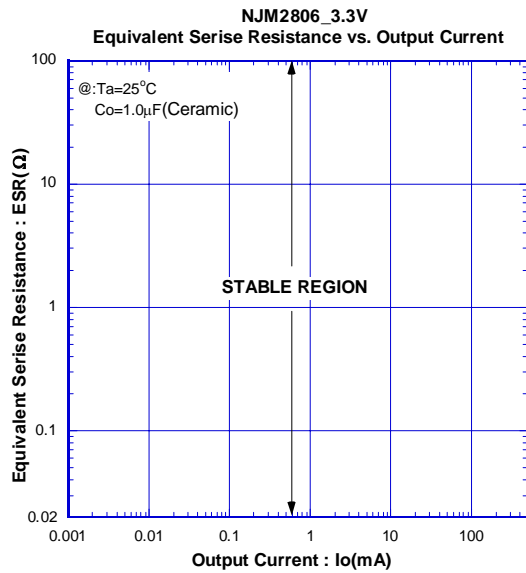
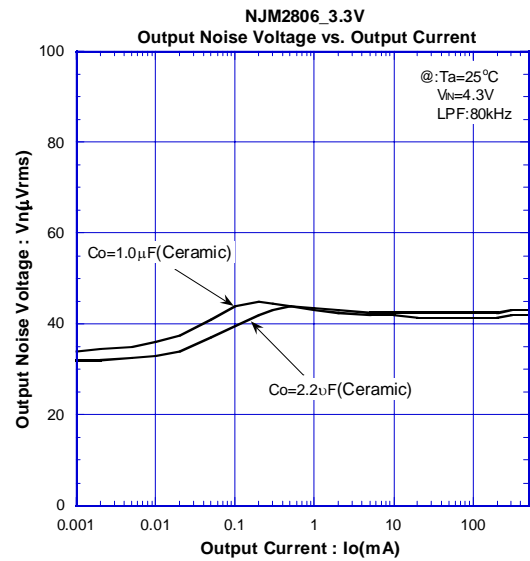
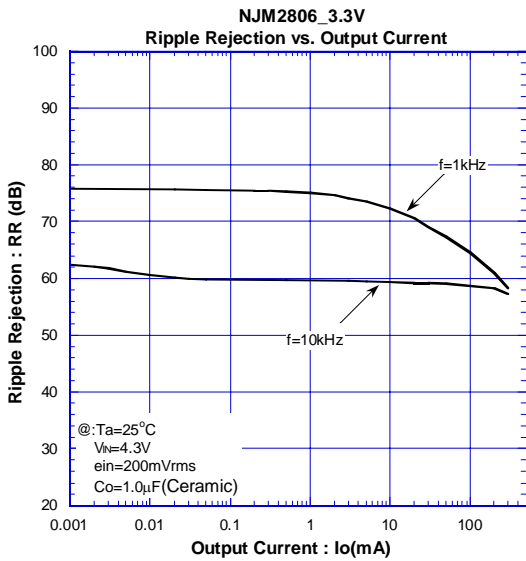


特性例

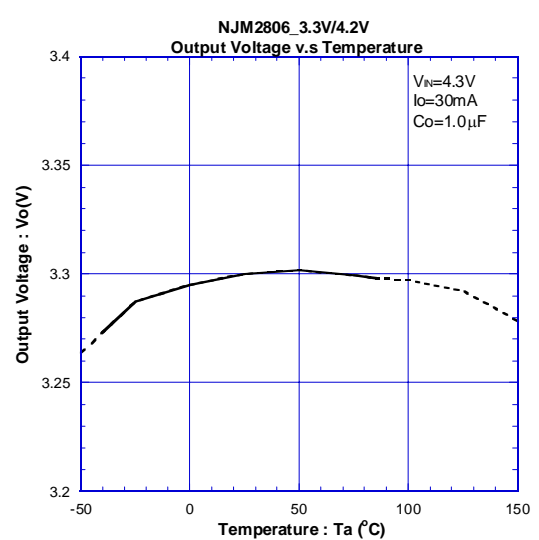
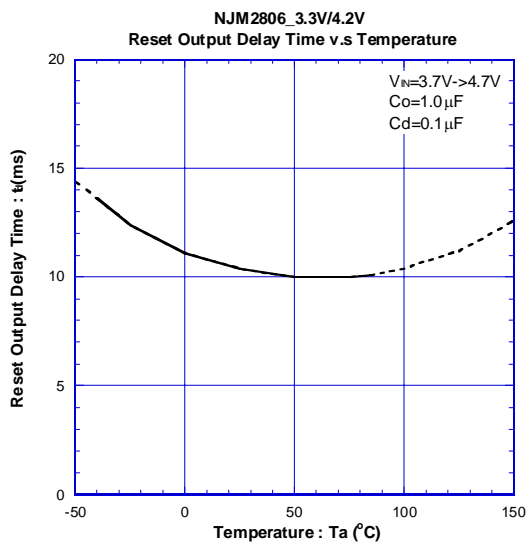
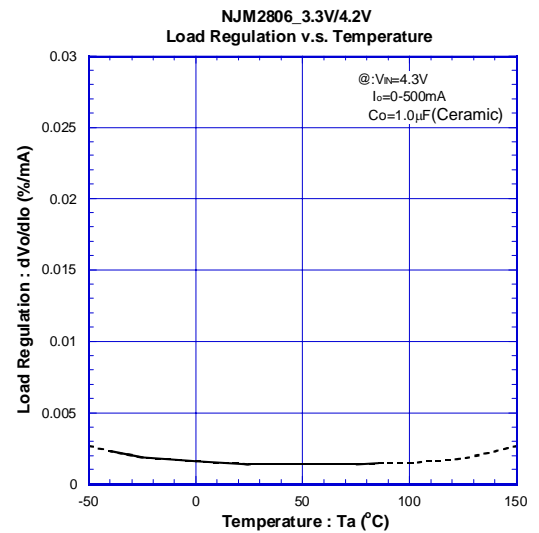
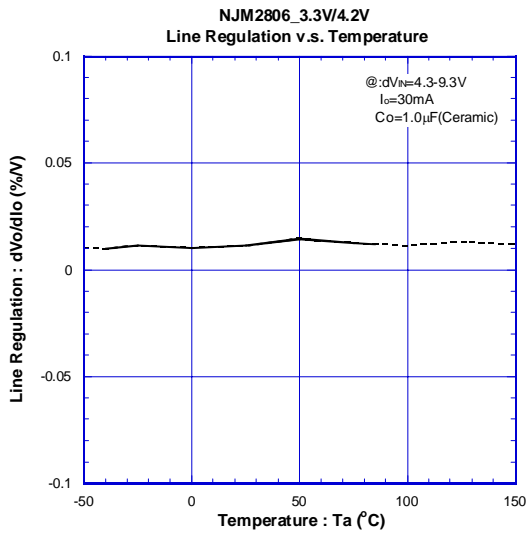
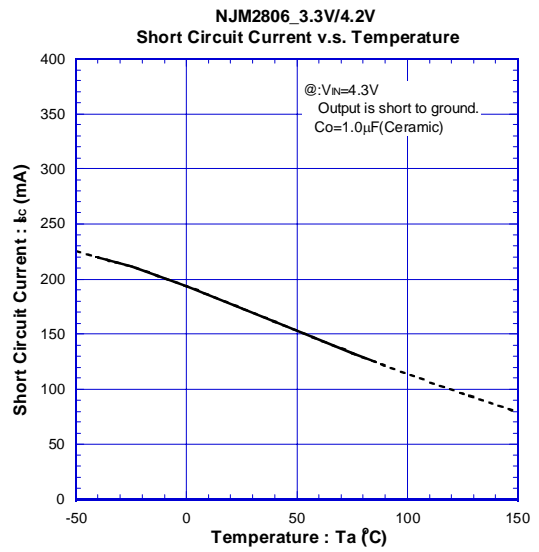
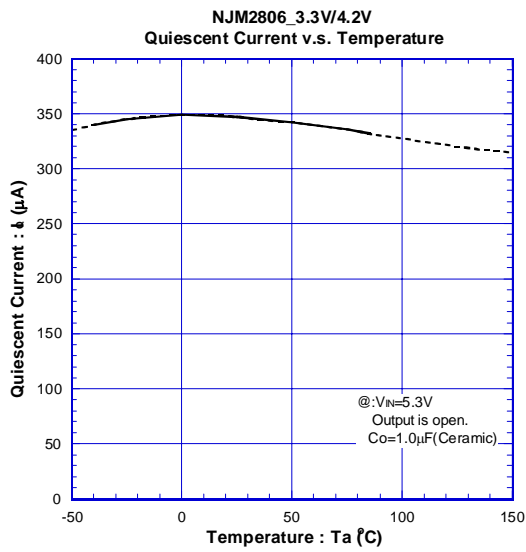


NJM2806

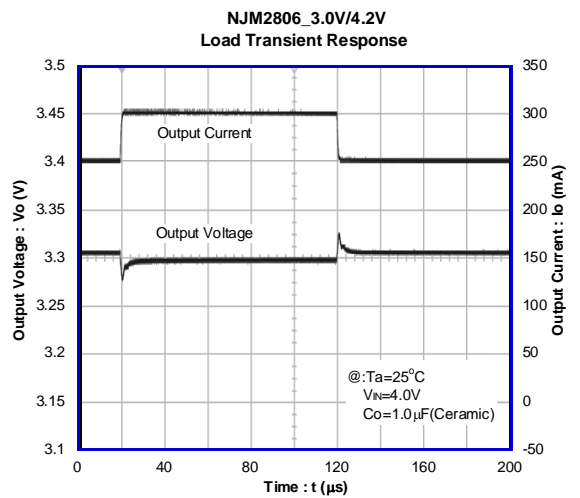
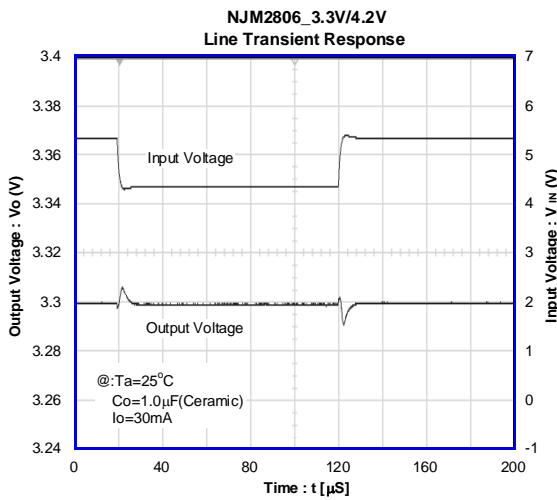
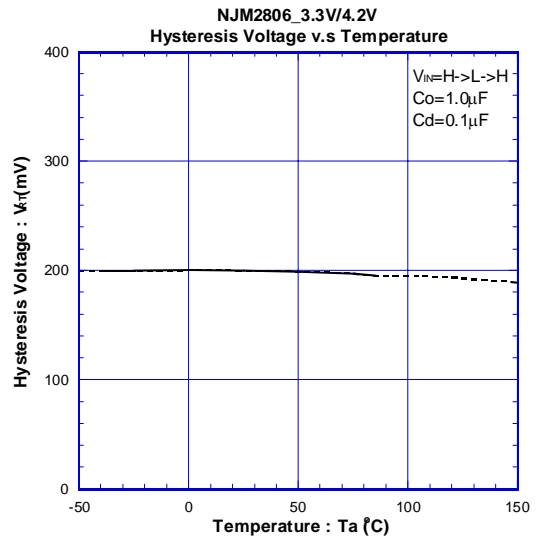
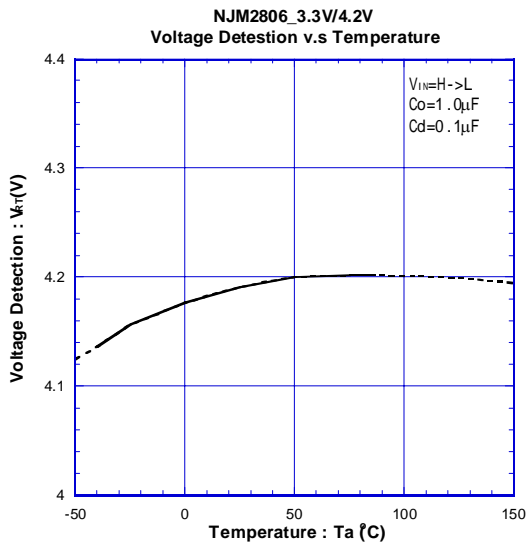
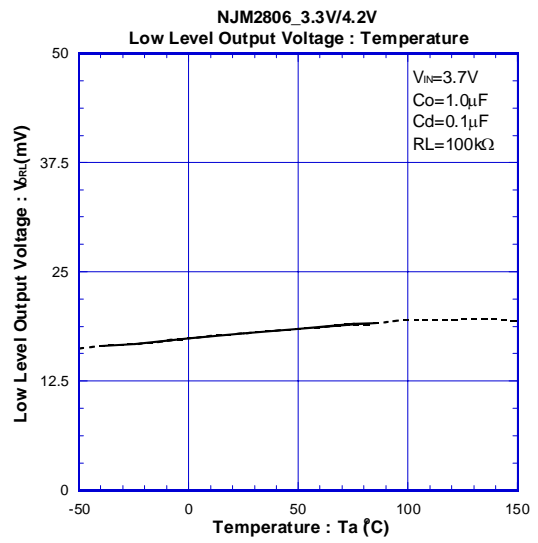
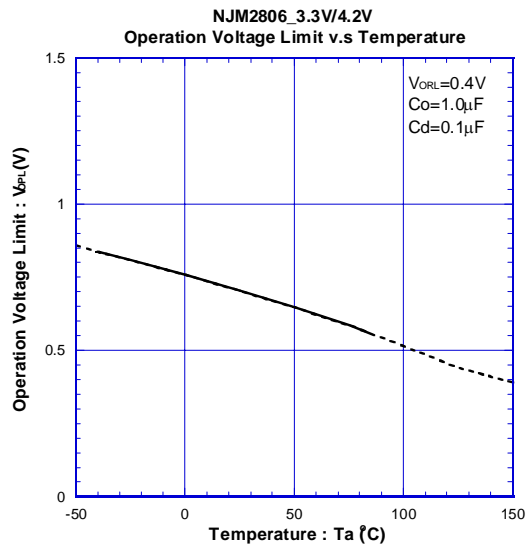
特性例



特性例



特性例



<注意事項>

このデータブックの掲載内容の正確さには万全を期しておりますが、掲載内容について何らかの法的な保証を行うものではありません。とくに応用回路については、製品の代表的な応用例を説明するためのものです。また、工業所有権その他の権利の実施権の許諾を伴うものではなく、第三者の権利を侵害しないことを保証するものでもありません。