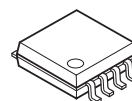


1回路入り 低オフセット低ドリフト JFET 入力オペアンプ

■特徴

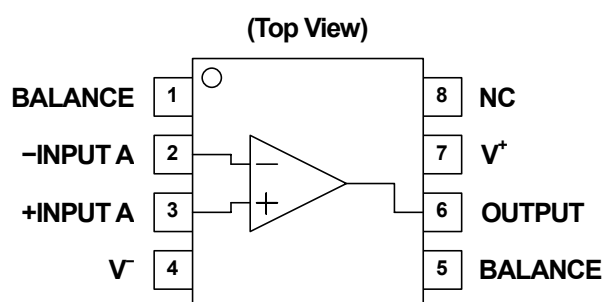
- 入力オフセット電圧温度係数 NJM2748 : $\Delta V_{IO}/\Delta T = 6\mu V/^{\circ}C$ typ.
- 入力オフセット電圧 0.7mV typ. @Ta=25°C
3.0mV max. @Ta= -40°C~+105°C
- 入力バイアス電流 $I_B = 50pA$ typ. 200pA max. @Ta=25°C
- スルーレート SR=13V/ μs typ. @Ta=25°C
- 動作電源電圧 Vopr= $\pm 6.0V \sim \pm 16V$
- 電圧利得 Av=100dB typ.
- バイポーラ構造
- 1回路
- 外形 NJM2748M : DMP8

■外形



NJM2748M

■端子配列



NJM2748-T

■絶対最大定格 (指定無き場合には $T_a=25^\circ\text{C}$)

項目	記号	定格	単位
電源電圧	V^+ / V^-	± 18	V
同相入力電圧範囲	V_{ICM}	± 15 (注1)	V
差動入力電圧範囲	V_{ID}	± 30	V
消費電力	P_D	430 (注2)	mW
		580 (注3)	mW
動作温度	T_{opr}	$-40 \sim +105$	$^\circ\text{C}$
保存温度	T_{stg}	$-50 \sim +125$	$^\circ\text{C}$

(注1) 電源電圧が $\pm 18\text{V}$ 以下の場合には、電源電圧と等しくなります。

(注2) 消費電力は EIA/JEDEC 仕様基板(76.2×114.3×1.6mm、2層、FR-4)実装時

(注3) 消費電力は EIA/JEDEC 仕様基板(76.2×114.3×1.6mm、4層、FR-4)実装時

■推奨動作範囲 ($T_a=25^\circ\text{C}$)

項目	記号	条件	最小	標準	最大	単位
電源電圧	V^+ / V^-		± 6	-	± 16	V

■電気的特性

●DC特性 (指定無き場合には $V^+ / V^- = \pm 15\text{V}$, $T_a=25^\circ\text{C}$)

項目	記号	条件	最小	標準	最大	単位
入力オフセット電圧	V_{IO}	$R_S=50\Omega$ (注4)	—	0.7	2.0	mV
同相信号除去比	CMR	$V_{ICM}=\pm 10\text{V}$ (注5)	76	92	—	dB
電源電圧除去比	SVR	$V^+ / V^- = \pm 6\text{V} \sim \pm 16\text{V}$ (注4, 6)	80	100	—	dB
同相入力電圧範囲 1	V_{ICM1}	$\text{CMR} \geq 76\text{dB}$ (注7)	+10	+14.5	—	V
同相入力電圧範囲 2	V_{ICM2}	$\text{CMR} \geq 76\text{dB}$ (注7)	—	-11	-10	V
入力バイアス電流	I_B	(注4)	—	50	200	pA
入力オフセット電流	I_{IO}	(注4)	—	25	100	pA
電圧利得	A_v	$R_L=2\text{k}\Omega$, $V_o=\pm 10\text{V}$,	88	100	—	dB
最大出力電圧 1	V_{OM1}	$R_L=10\text{k}\Omega$	± 12	± 13.5	—	V
最大出力電圧 2	V_{OM2}	$R_L=2\text{k}\Omega$	± 10	± 11.5	—	V
消費電流	I_{CC}	ボルテージホールド, $R_L=\infty$ (注4)	—	2.0	3.4	mA

(注4) $V_{ICM}=0\text{V}$ で測定

(注5) $V_{IO}=0\text{V} \rightarrow +10\text{V}$ 及び $V_{IO}=0\text{V} \rightarrow -10\text{V}$ と変化させたときの入力オフセット電圧変動量より同相信号除去比を算出

(注6) $V^+ / V^- = \pm 6\text{V} \rightarrow \pm 16\text{V}$ と変化させたときの入力オフセット電圧変動量より電源電圧除去比を算出

(注7) $V_{IO}=0\text{V}$ における入力オフセット電圧を基準として、入力オフセット電圧変動量が、 $\text{CMR} \geq 76\text{dB}$ を満足する同相入力電圧の範囲

●**DC特性** (指定無き場合には $V^+ / V^- = \pm 15V$, $T_a = -40 \sim +105^\circ C$)

項目	記号	条件	最小	標準	最大	単位
入力オフセット電圧温度係数	$\Delta V_{IO} / \Delta T$		—	6	—	$\mu V / ^\circ C$
入力オフセット電圧	V_{IO}	$R_S = 50\Omega$ (注4)	—	—	3.0	mV
同相信号除去比	CMR	$V_{ICM} = \pm 10V$ (注5)	76	—	—	dB
電源電圧除去比	SVR	$V^+ / V^- = \pm 6V \sim \pm 16V$ (注4, 6)	80	—	—	dB
同相入力電圧範囲 1	V_{ICM1}	$CMR \geq 76dB$ (注7)	+10	—	—	V
同相入力電圧範囲 2	V_{ICM2}	$CMR \geq 76dB$ (注7)	—	—	-10	V
入力バイアス電流	I_B	(注4)	—	—	4	nA
入力オフセット電流	I_{IO}	(注4)	—	—	2	nA
電圧利得	A_v	$R_L = 2k\Omega$, $V_O = \pm 10V$	82	—	—	dB
最大出力電圧 1	V_{OM1}	$R_L = 10k\Omega$	± 12	—	—	V
最大出力電圧 2	V_{OM2}	$R_L = 2k\Omega$	± 10	—	—	V
消費電流	I_{CC}	ボルテージホールド, $R_L = \infty$ (注4)	—	—	3.4	mA

(注4) $V_{IO} = 0V$ で測定

(注5) $V_{IO} = 0V \rightarrow +10V$ 及び $V_{IO} = 0V \rightarrow -10V$ と変化させたときの入力オフセット電圧変動量より同相信号除去比を算出

(注6) $V^+ / V^- = \pm 6V \rightarrow \pm 16V$ と変化させたときの入力オフセット電圧変動量より電源電圧除去比を算出

(注7) $V_{IO} = 0V$ における入力オフセット電圧を基準として、入力オフセット電圧変動量が、 $CMR \geq 76dB$ を満足する同相入力電圧の範囲

●**AC特性** (指定無き場合には $V^+ / V^- = \pm 15V$, $T_a = +25^\circ C$)

項目	記号	条件	最小	標準	最大	単位
利得帯域幅	GB	$f = 10kHz$	—	2.2	—	MHz
エー・ゲイン周波数	f_T	$A_v = +100$, $R_S = 100\Omega$, $R_L = \infty$, $C_L = 10pF$	—	2	—	MHz
位相余裕	ϕ_M	$A_v = +100$, $R_S = 100\Omega$, $R_L = \infty$, $C_L = 10pF$	—	55	—	deg
入力換算雑音電圧 1	V_{NI1}	$f = 1kHz$, $A_v = +100$, $R_S = 100\Omega$, $R_L = \infty$	—	20	—	nV / \sqrt{Hz}
入力換算雑音電圧 2	V_{NI2}	RIAA, $R_S = 2.2k\Omega$, 30kHz, LPF	—	2.5	—	μV_{rms}
全高調波歪率	THD	$f = 1kHz$, $A_v = +10$, $R_S = 1k\Omega$, $R_L = \infty$, $V_O = 5V_{rms}$	—	0.005	—	%

●**過渡応答特性** (指定無き場合には $V^+ / V^- = \pm 15V$, $T_a = +25^\circ C$)

項目	記号	条件	最小	標準	最大	単位
立ち上がり時スルーレート	+SR	$A_v = +1$, $V_{IN} = 2V_{pp}$, $R_L = 10k\Omega$, $C_L = 10pF$	—	14	—	$V / \mu S$
立ち下がり時スルーレート	-SR	$A_v = +1$, $V_{IN} = 2V_{pp}$, $R_L = 10k\Omega$, $C_L = 10pF$	—	12	—	$V / \mu S$

NJM2748-T

■注意事項

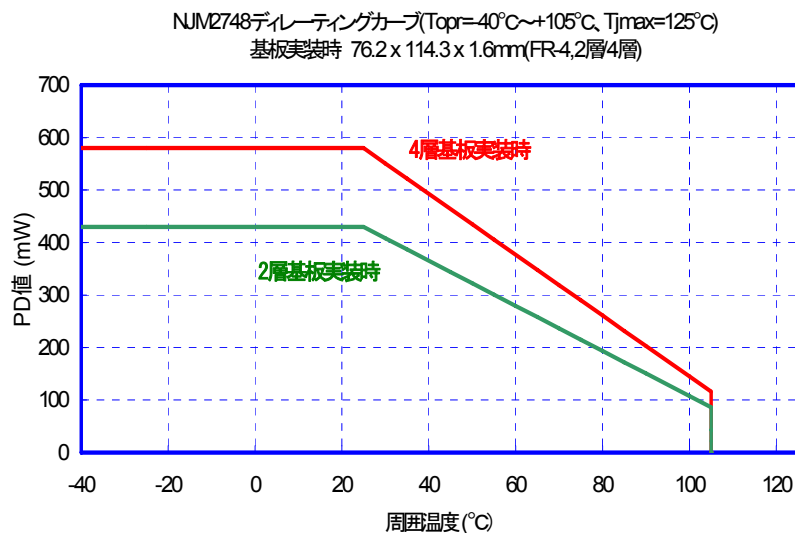
●消費電力について

$T_a = 25^\circ\text{C}$ 以上では、ジャンクション温度の最大値 ($T_j = 125^\circ\text{C}$) により制限されます。
 そのため、消費電力の最大定格は、PKG、実装基板（基板サイズ、銅箔面積）、実装条件等により変わります。
 下記DMP 8の特性例は、

- ・ 2層基板：EIA/JEDEC仕様、76.2×114.3×1.6mm、FR-4
- ・ 4層基板：EIA/JEDEC仕様、76.2×114.3×1.6mm、FR-4

に実装した条件での特性例となります。

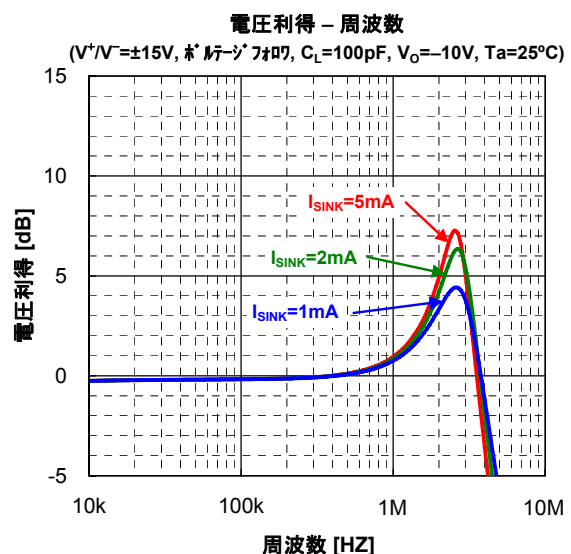
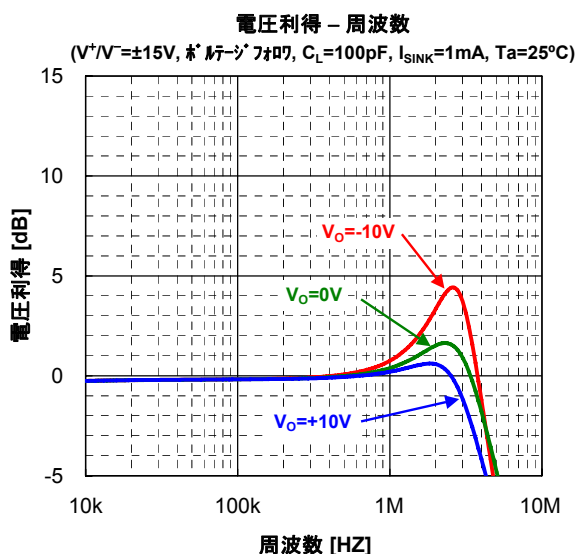
熱特性に関する詳しい情報については、弊社webに掲載している「パッケージ熱特性測定方法」をご参照願います。



●容量性負荷駆動時の発振について

NJM2748は、ボルテージフォロア構成、容量性負荷駆動時にて発振しやすい傾向があります。

下図は、ボルテージフォロア回路における電圧利得—周波数特性例です。（製品の特性を保証するものではありません。）
 特に、入力電圧（出力電圧）がV⁻電源電圧側に近い条件、出力流入電流が大きい条件において、発振しやすくなります。
 回路ゲインを取ってのご使用をお奨めします。



■注意事項

●同相入力電圧範囲について

本製品では、 $V_{ICM}=0V$ のときの入力オフセット電圧を基準として、入力オフセット電圧の変動量を測定し、同相信号除去比76dBを満足する入力電圧の範囲を、同相入力電圧範囲と定義しています。

電気的特性としては、電源電圧 $\pm 1.5V$ にて、 $V_{ICM}=-1.0V\sim+1.0V$ を保証しています。

電源電圧が変わった場合の同相入力電圧範囲については、

$+V_{ICM}$: (V^+ 電源電圧) - 5 [V]・・・参考値

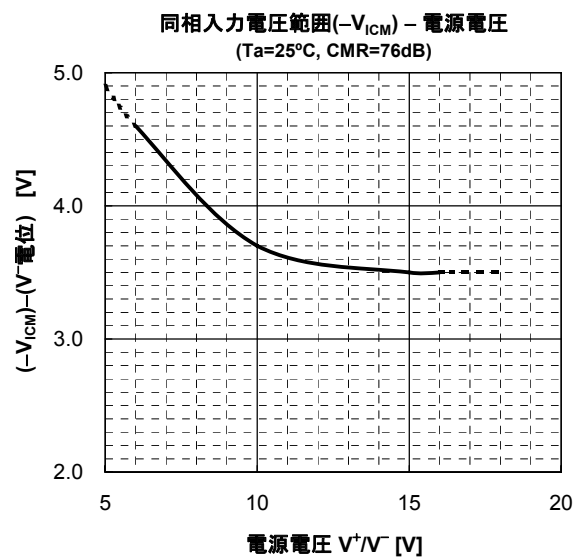
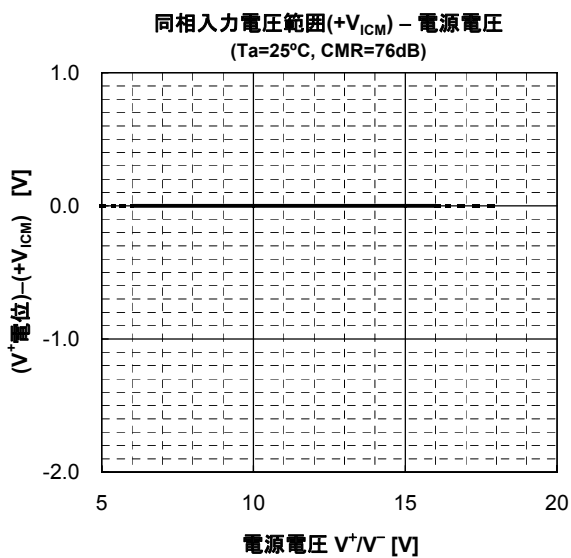
$-V_{ICM}$: (V^- 電源電圧) + 5 [V]・・・参考値

となります。

下図は、同相入力電圧範囲－電源電圧特性例です。(製品の特性を保証するものではありません。)

$+V_{ICM}$ は、同相入力電圧範囲の絶対最大定格 (V^+ 電源電圧) により制限されます。また、

$-V_{ICM}$ は、電源電圧が低くなるほど高くなる傾向があります。



NJM2748-T

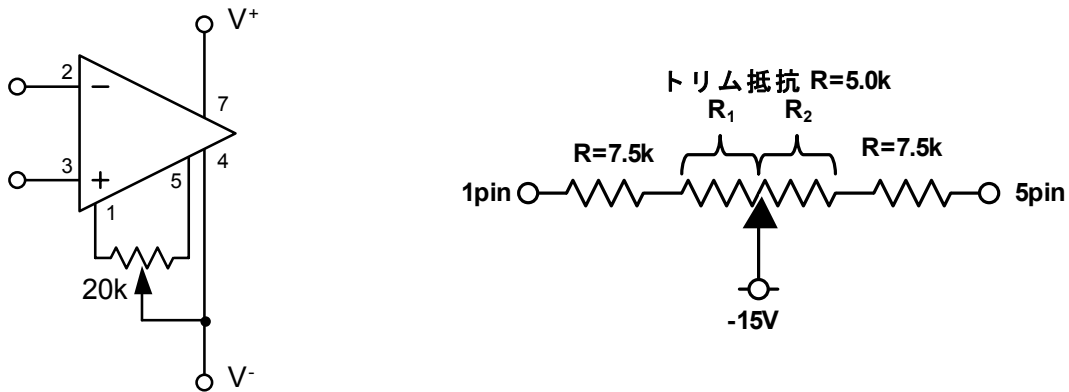
■オフセット調整回路

NJM2748には1ピン、5ピンにオフセット調整端子が付いています。

図に示すとおりポテンションメータを接続することでオフセット電圧を調整できます。

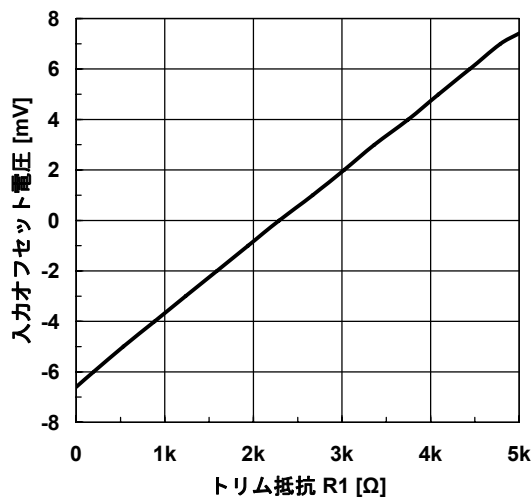
本機能は初期のオフセット電圧を調整する回路であり、温度ドリフトの改善にはなりません。

本機能を使わない場合は、1ピン、5ピンはオープン状態にしてください。



入力オフセット電圧 対 トリム抵抗 R1

$V^+V^-\approx\pm 15V$, $R_{trim}=5k\Omega$, $R=7.5k\Omega$, $T_a=25^\circ C$

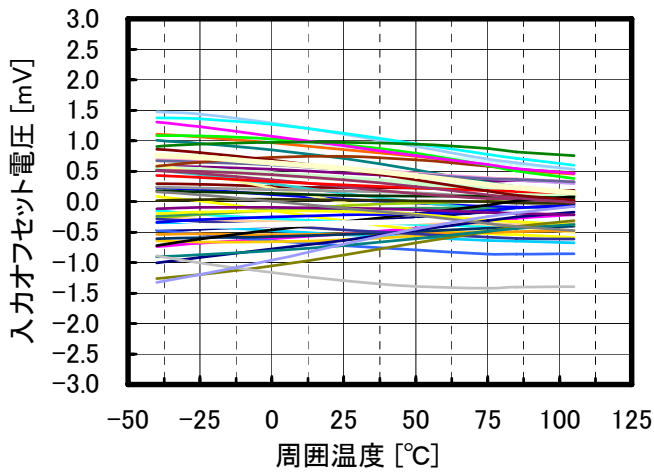


●その他

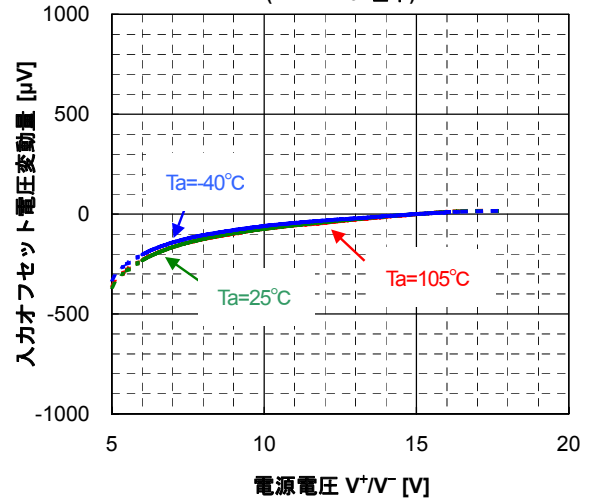
本製品は高精度仕様のため、パッケージ表面の汚れや結露による表面リークの影響を受ける可能性があります。保管、使用環境には注意してください。

■特性例

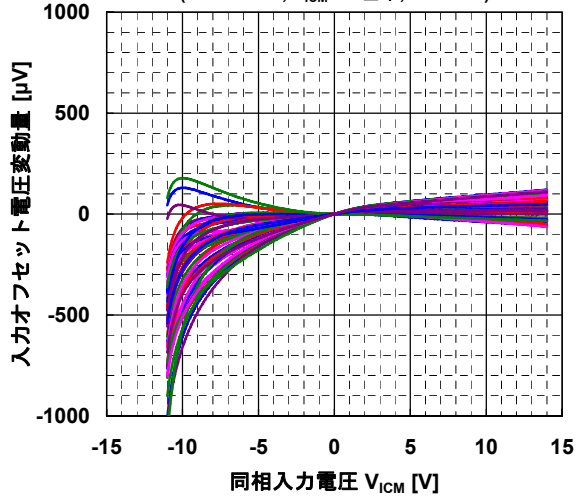
入力オフセット電圧 対 周囲温度
 $V^+/V^- = \pm 15V$



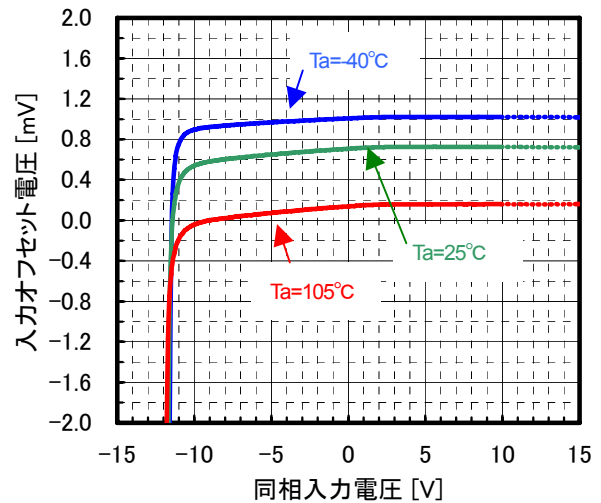
入力オフセット電圧変動量 - 電源電圧
 $(V^+/V^- = \pm 15V$ 基準)



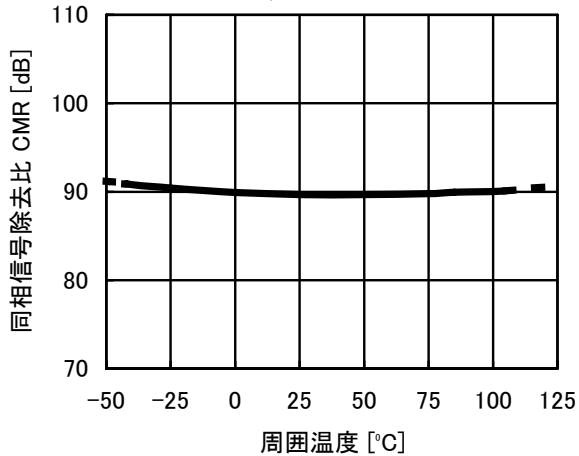
入力オフセット電圧変動 - 同相入力電圧
 $(V^+/V^- = \pm 15V, V_{ICM} = 0V$ 基準, $T_a = 25^\circ C$)



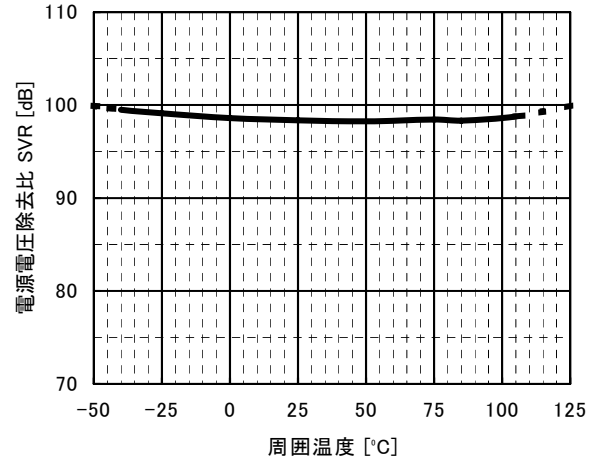
入力オフセット電圧 対 同相入力電圧
 $V^+/V^- = \pm 15V$



同相信号除去比 - 周囲温度
 $(V^+/V^- = \pm 15V, V_{ICM} = 0V \text{ ⑧ } -10V)$

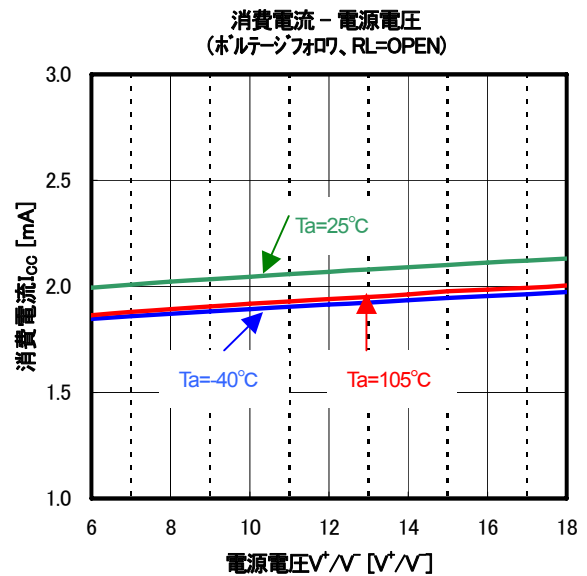
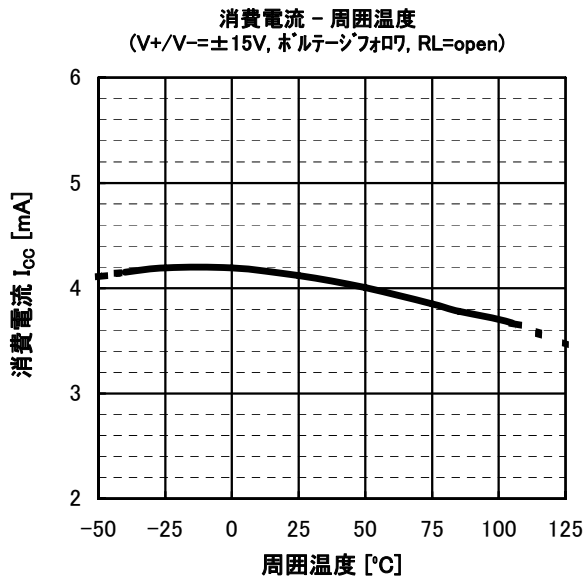
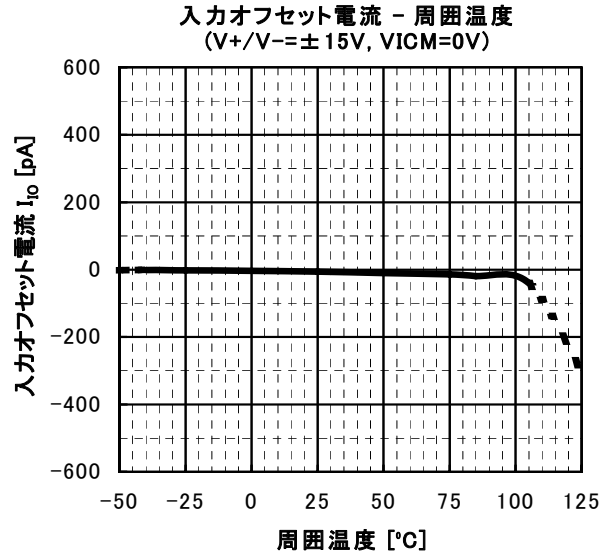
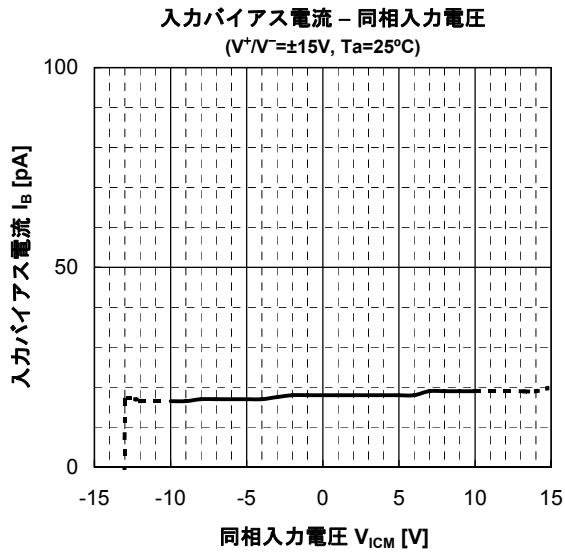
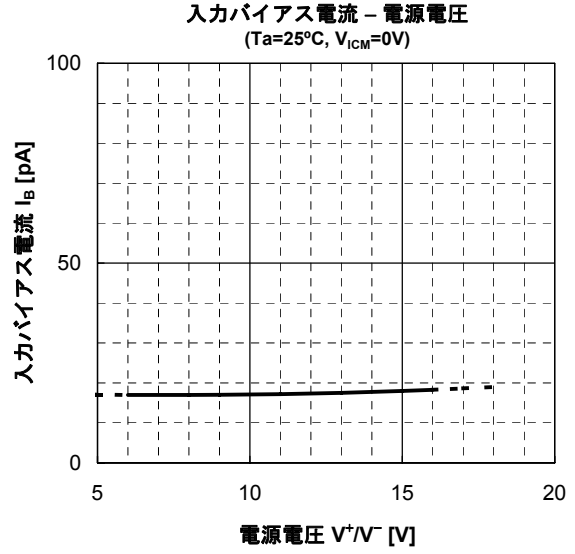
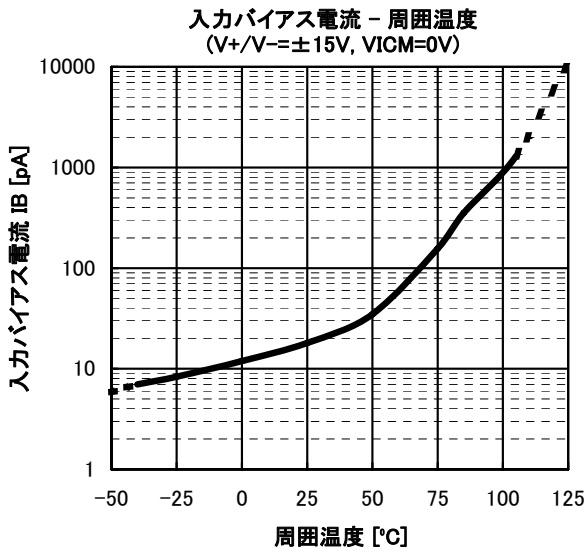


電源電圧除去比 - 周囲温度
 $(V^+/V^- = \pm 6V \text{ ⑧ } \pm 16V)$

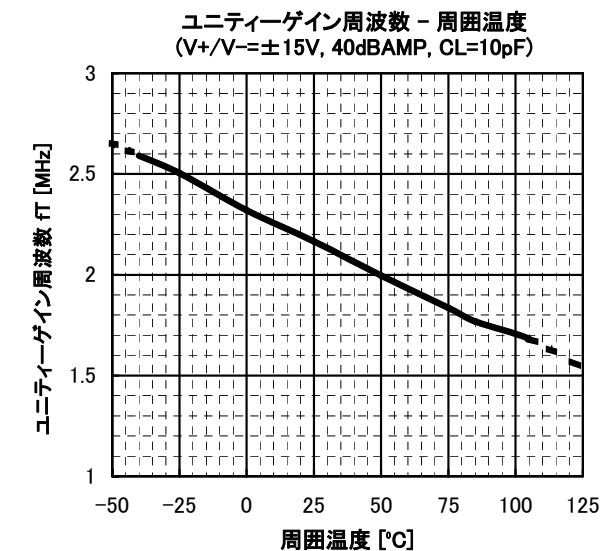
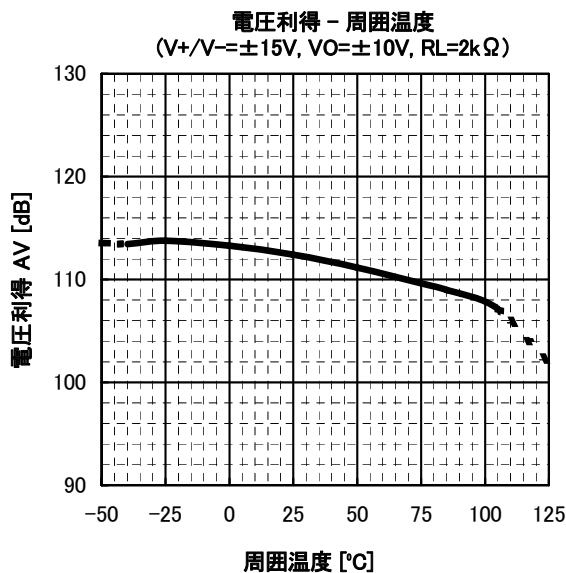
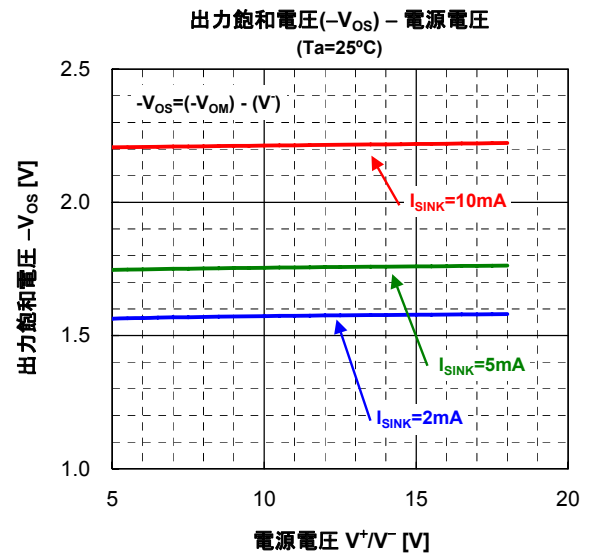
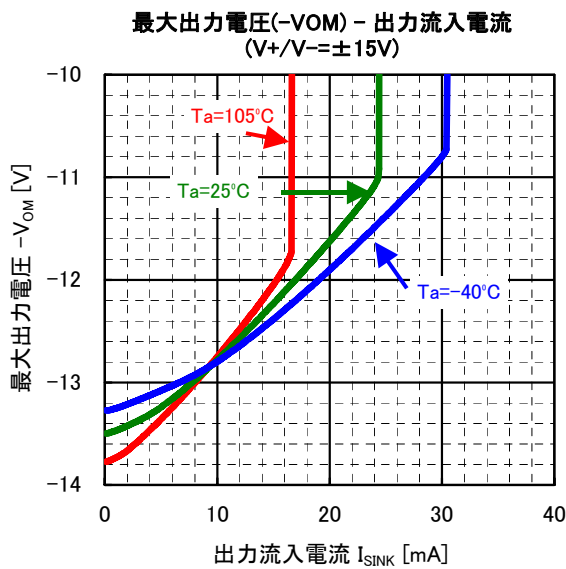
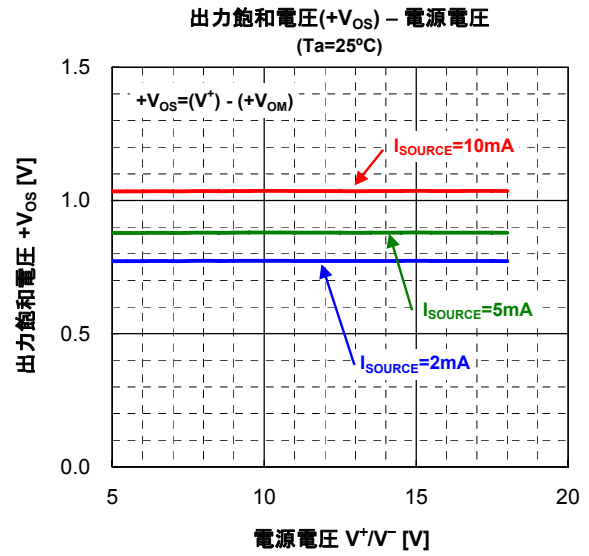
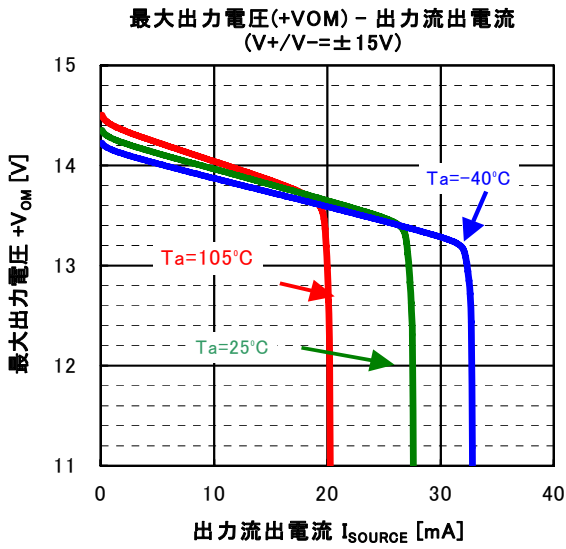


NJM2748-T

■特性例

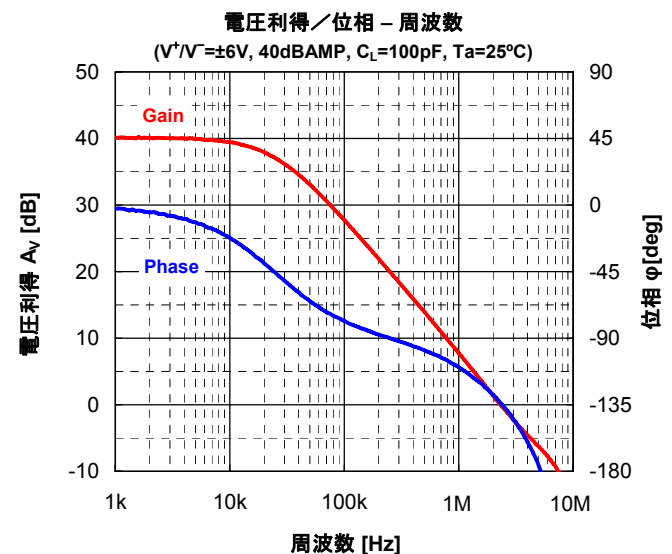
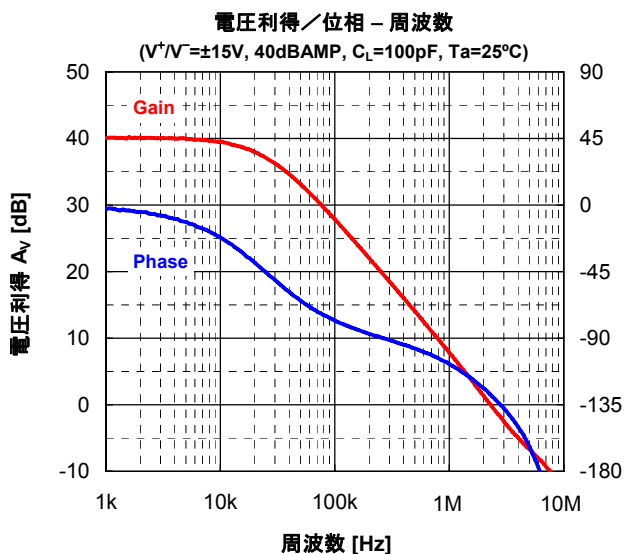
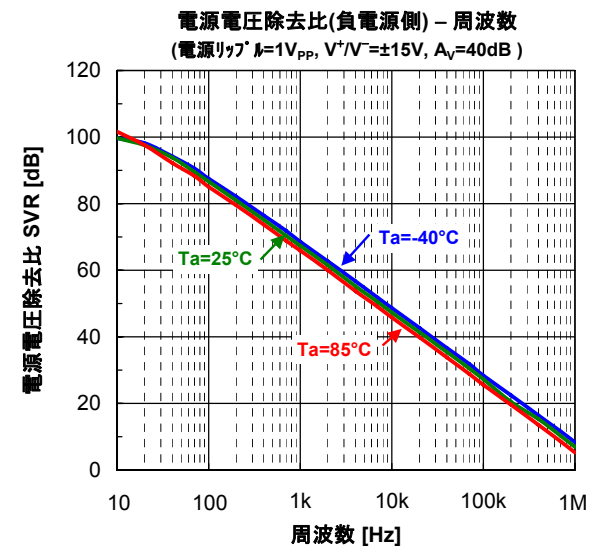
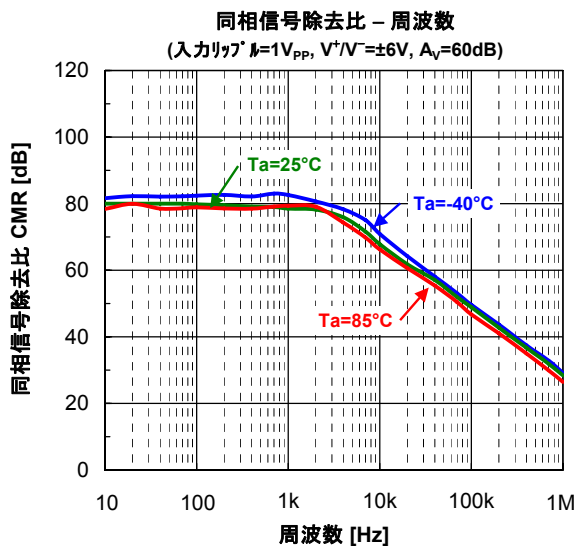
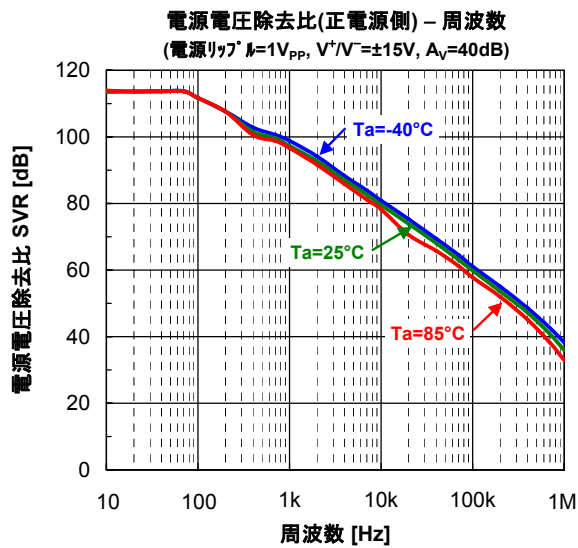
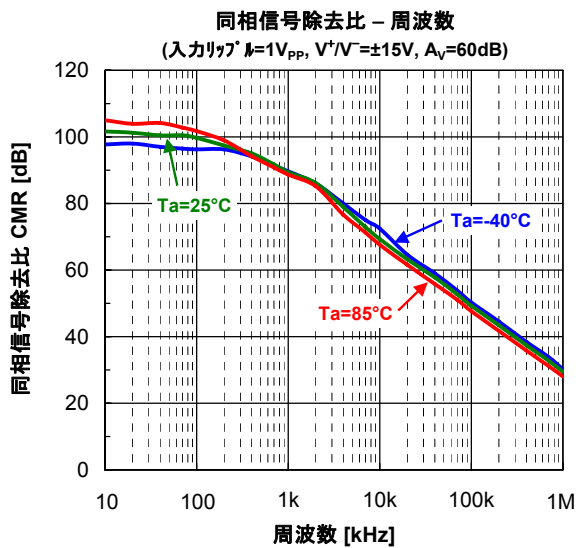


■ 特性例

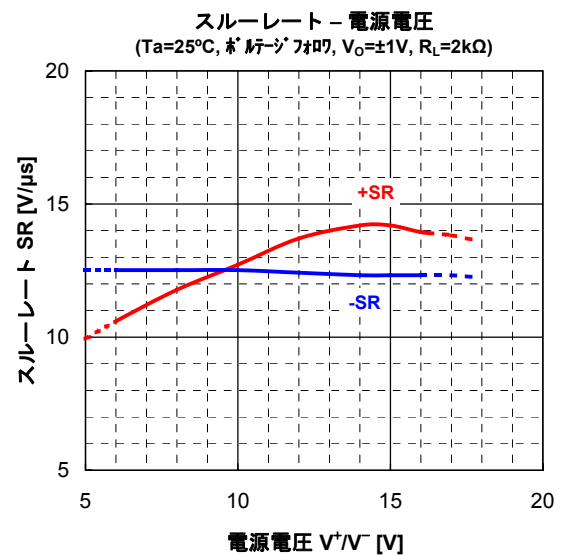
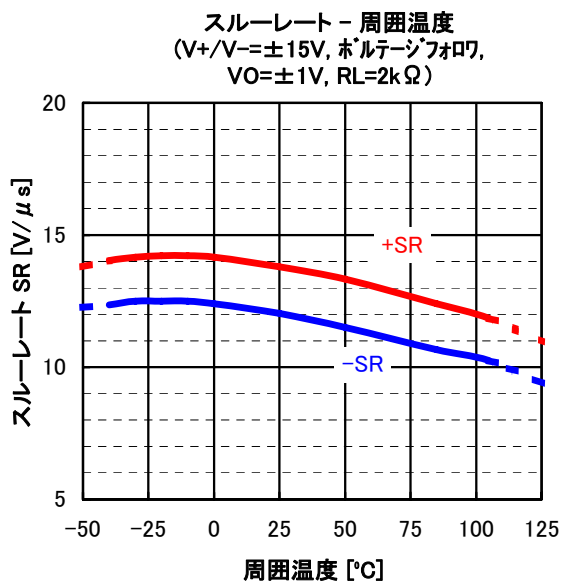
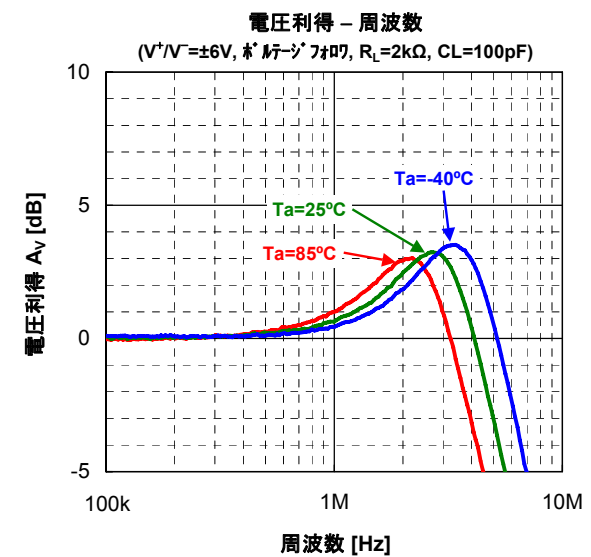
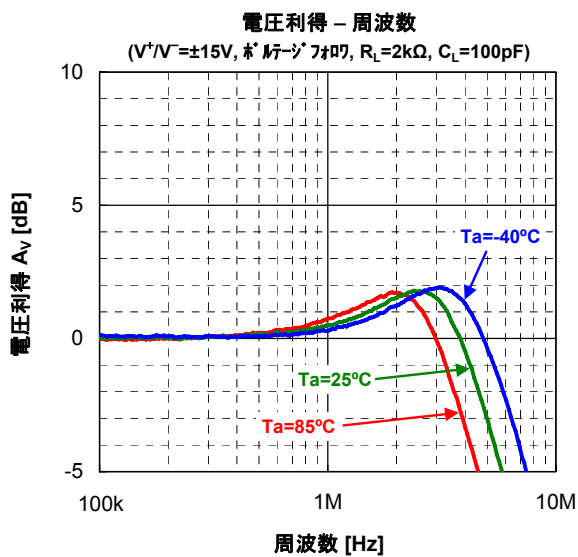
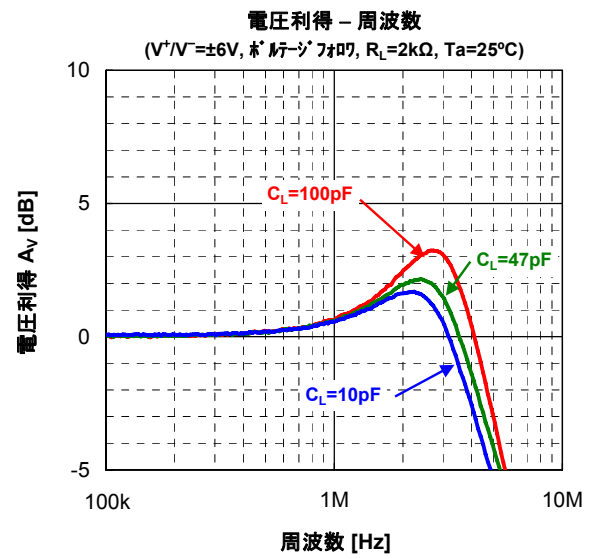
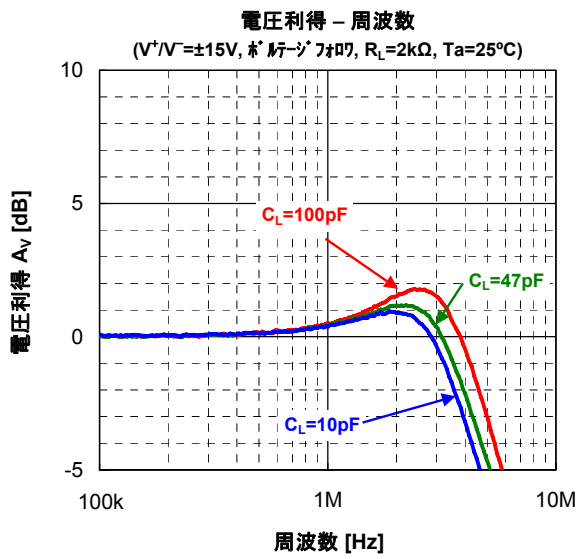


NJM2748-T

■参考資料

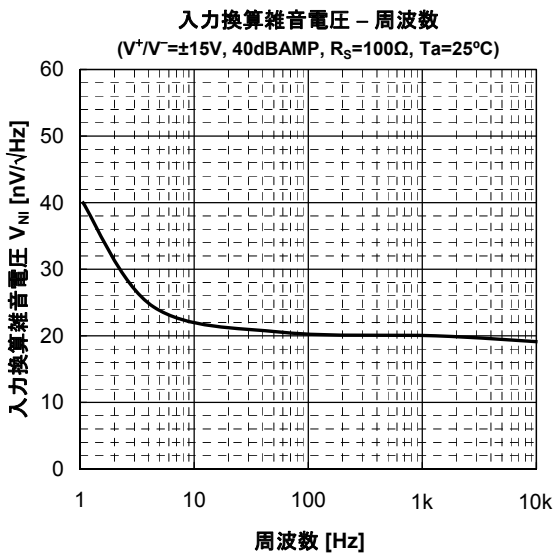
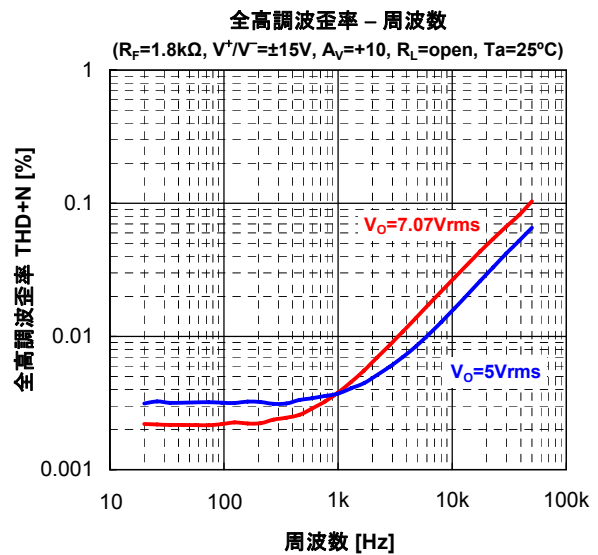
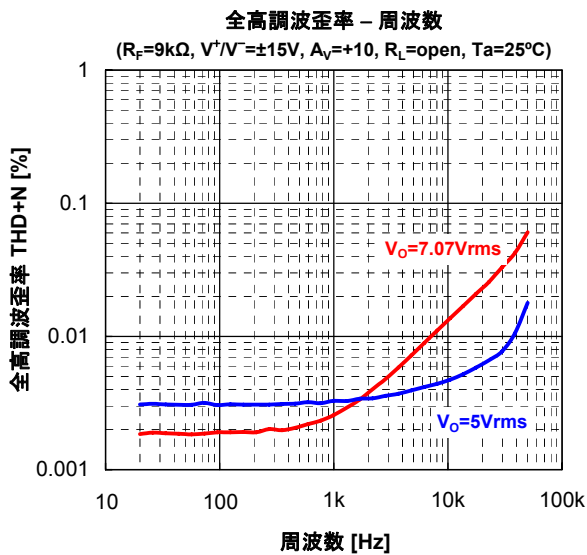
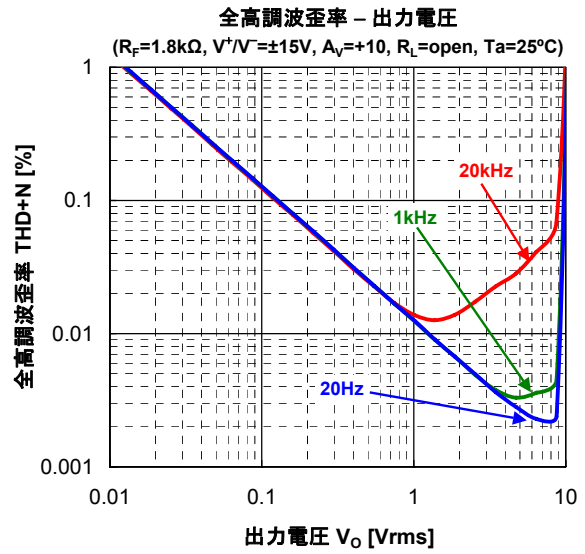
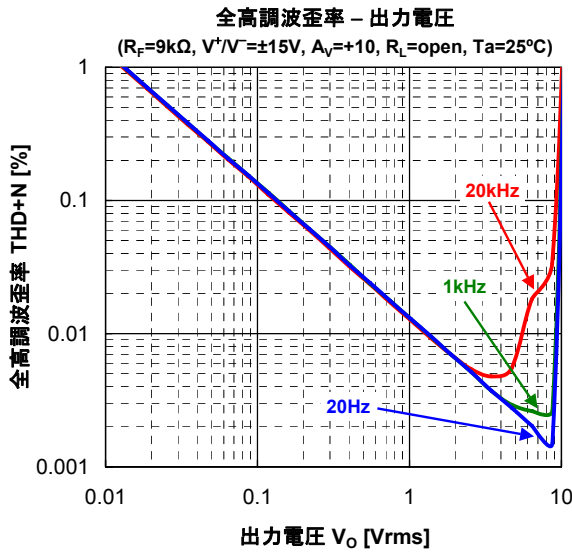


■ 参考資料



NJM2748-T

■参考資料



＜注意事項＞
このデータブックの掲載内容の正確さには万全を期しておりますが、掲載内容について何らかの法的な保証を行うものではありません。
とくに応用回路については、製品の代表的な応用例を説明するためのものです。また、工業所有権その他の権利の実施権の許諾を伴うものではなく、第三者の権利を侵害しないことを保証するものでもありません。